



HY13S00

HY13P IDE 軟體使用說明書

目 錄

1. HY13P IDE入門.....	4
1.1 簡介	4
1.2 HY13P IDE安裝及系統要求	4
1.3 安裝及卸載.....	5
安裝	5
卸載	7
1.4 登錄	7
1.5 DEMO CODE導入說明	9
1.6 DEMO CODE操作方式及使用.....	10
2. HY13P IDE 介面說明	11
2.1 HY13P IDE 編輯介面	11
2.1.1 編輯視窗	12
2.1.2 檔案	13
2.1.3 編輯	13
2.1.4 檢視視窗	14
2.1.5 組譯&執行.....	14
2.1.6 介面設定	15
2.1.7 視窗	19
2.1.8 程式架構	19
2.1.9 自訂指令	20
3. HY13P IDE 除錯介面	21
3.1 快速執行	22
3.2 RAM視窗	25
3.3 REGISTER 視窗.....	28
3.4 WATCH 視窗.....	30
3.5 堆棧視窗	33
3.6 ADC視窗	34
3.7 比較器視窗	39
3.8 暫存器修改記錄.....	43
3.9 源程式視窗下的HINT功能	45
4. 燒錄視窗	47
4.1 介面設定	47
4.2 操作步驟	52
4.2.1 開啟檔案與組譯	52
4.2.2 Download HEX File.....	54

4.3 PC連線燒錄OTP.....	55
4.3.1 晶片檢查(Blank Check).....	56
4.3.2 編程晶片(Program).....	56
4.3.3 確認編程晶片(Verify).....	57
4.3.4 讀取晶片(Read).....	57
4.3.5 AUTO.....	59
4.4 離線燒錄.....	60
4.4.1 燒錄說明.....	60
4.4.2 限制燒錄次數.....	63
5. 故障排除.....	63
5.1 無法使用HYCON-IDE.....	63
6. 修訂記錄.....	64

注意：

- 1、本說明書中的內容，隨著產品的改進，有可能不經過預告而更改。請客戶及時到本公司網站下載更新 <http://www.hycontek.com>。
- 2、本規格書中的圖形、應用電路等，因第三方工業所有權引發的問題，本公司不承擔其責任。
- 3、本產品在單獨應用的情況下，本公司保證它的性能、典型應用和功能符合說明書中的條件。當使用在客戶的產品或設備中，以上條件我們不作保證，建議客戶做充分的評估和測試。
- 4、請注意輸入電壓、輸出電壓、負載電流的使用條件，使 IC 內的功耗不超過封裝的容許功耗。對於客戶在超出說明書中規定額定值使用產品，即使是瞬間的使用，由此所造成的損失，本公司不承擔任何責任。
- 5、本產品雖內置防靜電保護電路，但請不要施加超過保護電路性能的過大靜電。
- 6、本規格書中的產品，未經書面許可，不可使用在要求高可靠性的電路中。例如健康醫療器械、防災器械、車輛器械、車載器械及航空器械等對人體產生影響的器械或裝置，不得作為其部件使用。
- 7、本公司一直致力於提高產品的品質和可靠度，但所有的半導體產品都有一定的失效概率，這些失效概率可能會導致一些人身事故、火災事故等。當設計產品時，請充分留意冗餘設計並採用安全指標，這樣可以避免事故的發生。
- 8、本規格書中內容，未經本公司許可，嚴禁用於其他目的之轉載或複製。

1. HY13P IDE 入門

1.1 簡介

為了方便客戶使用紘康科技(HYCON)的 MCU 系列產品，開發出 Hycon-IDE 的發展環境，客戶能在此開發平台上模擬仿真其終端產品，並將程序燒錄到 HY13P 系列產品的 OTP 上，使客戶的終端產品能快速的發展並銷售到市面上。

1.2 HY13P IDE 安裝及系統要求

運行 HY13P IDE 所需的最低系統配置：

- PC 硬體需求
PC 相容的奔騰 (PENTIUM®) 級系統
128 MB 記憶體 (推薦 256MB)
10 GB 硬碟空間
- 支援產品型號:
-HY13P56、
- 硬體支援型號:
-HY13S00-DK01 開發工具
- 軟體支援版本:
HY13P IDE V1.0 以上

- OS
 - Windows 98SE
 - Windows 2000
 - Windows XP
 - Windows Vista
 - Windows 7
- 適用下列介面模式
 - USB Port

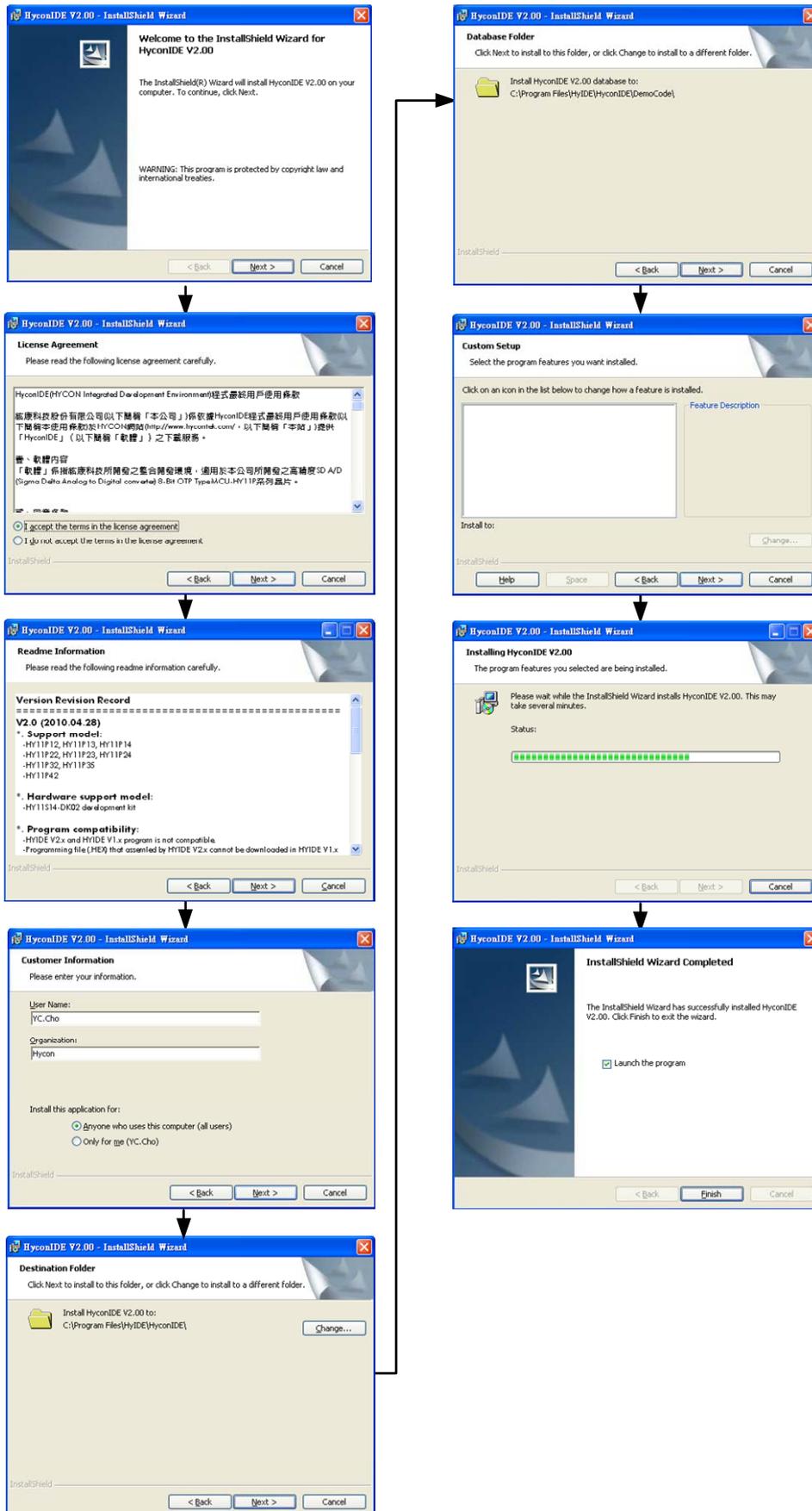
1.3 安裝及卸載

安裝

對於某些 **Windows** 作業系統，要在電腦中安裝軟體，需要管理員訪問許可權。

- 在光碟或檔案中尋找並執行 **Setup.exe** 執行檔
- 按畫面照指示一步一步向下執行安裝步驟，如 圖 1

HY13S00 HY13P IDE 軟體使用說明書



卸載

請到控制台的“新增或移除程式”尋找 HY13P IDE 選擇移除程式，即可。

1.4 登錄

客戶首次使用 ICE 硬體模擬，或是燒錄 OTP 晶片時。如果發生以下訊息或是 IDE 使用發生不正常當機現象，需要做登錄動作。



圖 2

登錄步驟

1. 請在包裝盒上查詢 HY13P IDE Machine Number(HyIDE 編碼)，並將此編碼透過 Email 或上網登錄到 紘康科技後，會回傳另外一組客戶登錄碼。
2. 透過 PC 連接 USB 到 HyIDE 控制板(Control Board)。
3. 執行 HY13P IDE 軟體(HY13PIDE.exe)，並到 “選項”內執行 “登錄”。
4. 將客戶登錄碼填入 “Register Number”框內，然後點擊 “Write”。

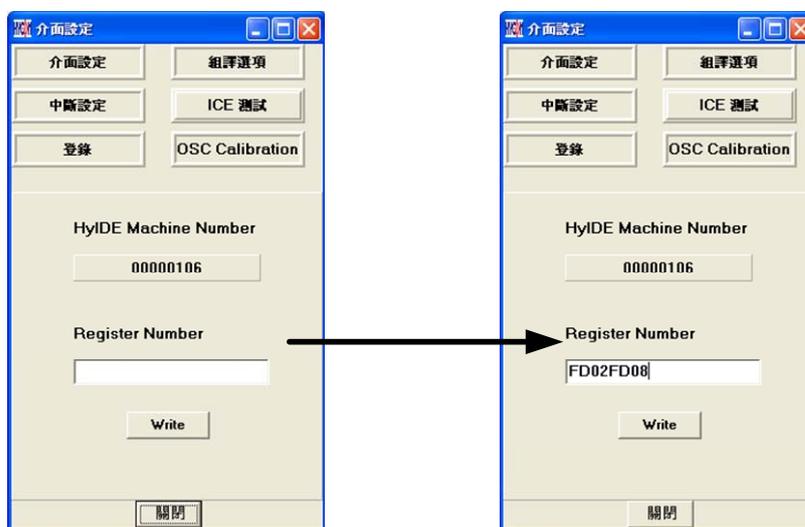


圖 3

5. 如果出現以下訊息表示登錄成功



圖 4

6. 如果出現以下訊息表示登錄失敗



圖 5

7. 一旦登錄成功後，無論在“Register Number”輸入任何值，將不再被寫入，客戶可以安心使用。

1.5 Demo Code導入說明

- 開啟 C:\Program Files\HyIDE\HY13PIDE\DemoCode 主程式
- 設定為組譯主檔
- 組譯並進行除錯

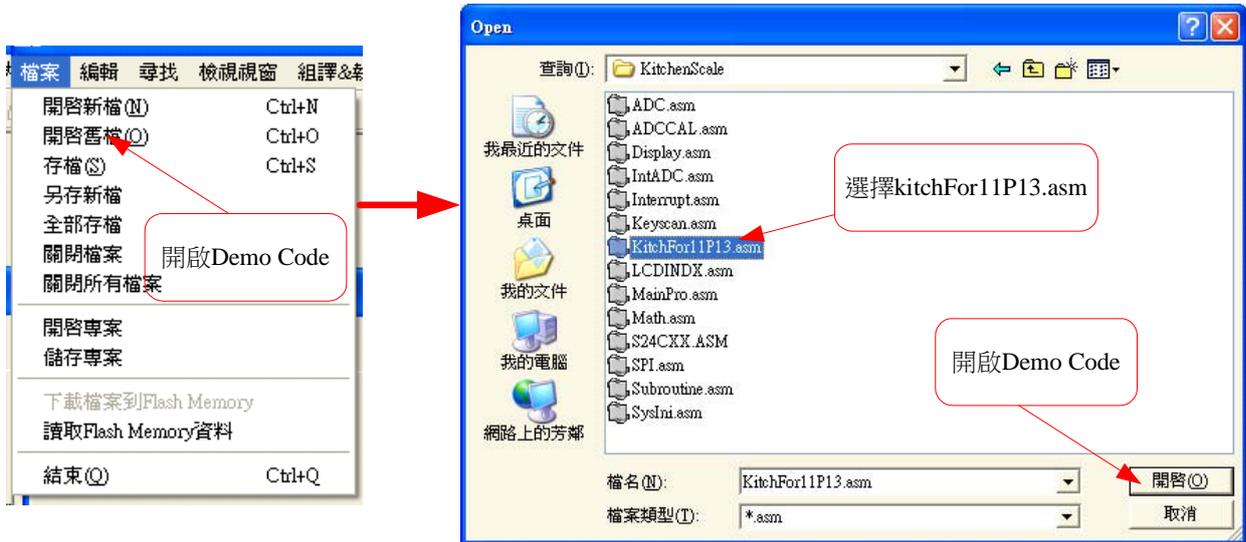


圖 6

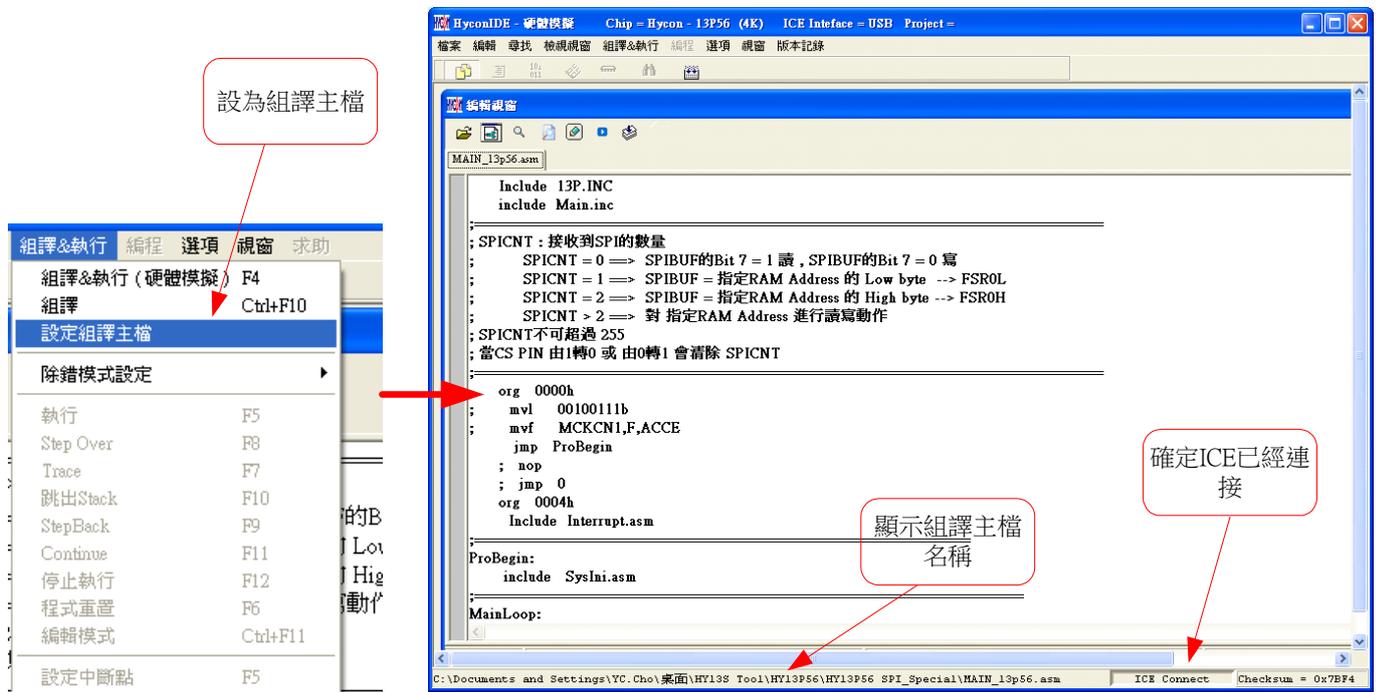


圖 7

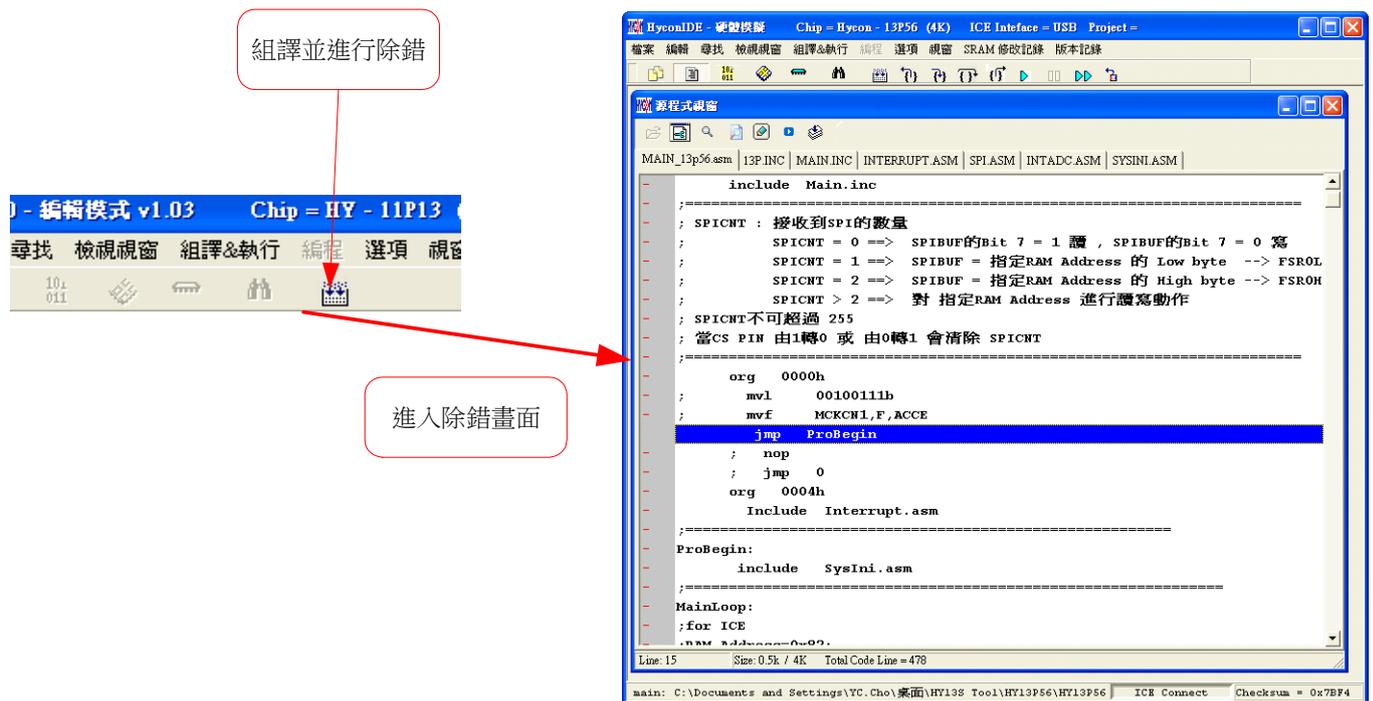


圖 8

- 使用者可使用任何編輯器，來編輯 Source Code，只要能以 ASCII Code 的形式儲存及可。程式組譯時，會重新載入 Source Code 以確保程式正確性。下面章節將一一介紹除錯與編輯的功能。組譯並進行除錯

1.6 Demo Code操作方式及使用

- 執行 HY13P IDE 軟體安裝後，於目錄 C:\Program Files\HyIDE\HY13PIDE\DemoCode 下會有提供 Demo Code 供使用者參考。

2. HY13P IDE 介面說明

2.1 HY13P IDE 編輯介面

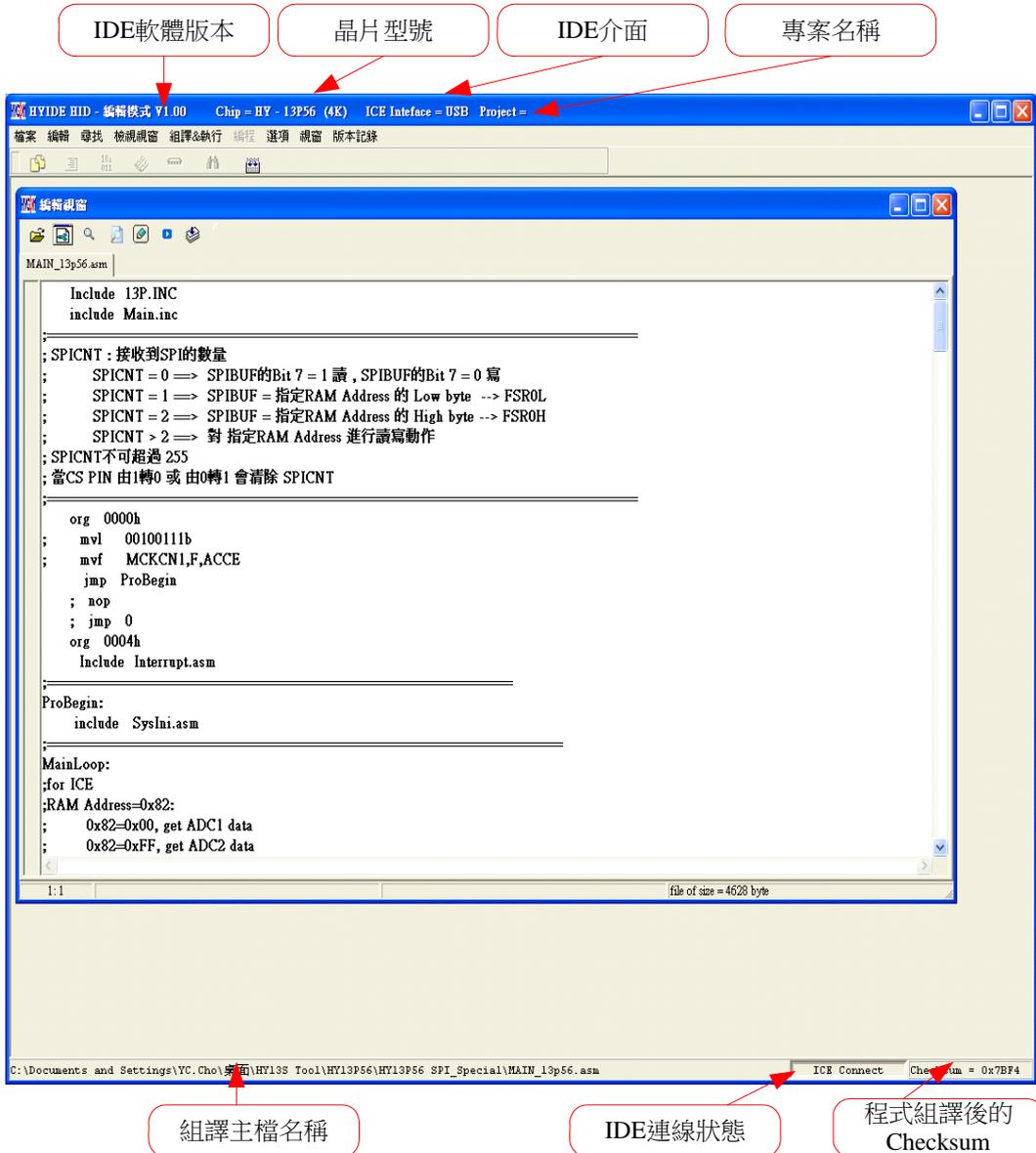


圖 9

2.1.1 編輯視窗

- 開啟舊檔 
開啟存放在磁碟中已編輯好的檔案。
- 設定標籤 
設定標籤，當開啟檔案很多時，可利用此項快速回到設定標籤處。
- 跳至標籤 
跳到以設定的標籤處。
- 尋找字串 
尋找已輸入過的字串。
- 尋找下一個字串 
尋找下一個字串。
- 切換顯示頁面 
當開啟檔案很多時，可利用此項切換檔案。
- 組譯 
只有組譯，不進入除錯狀態。
當組譯完成後會出現訊息欄



2.1.2 檔案

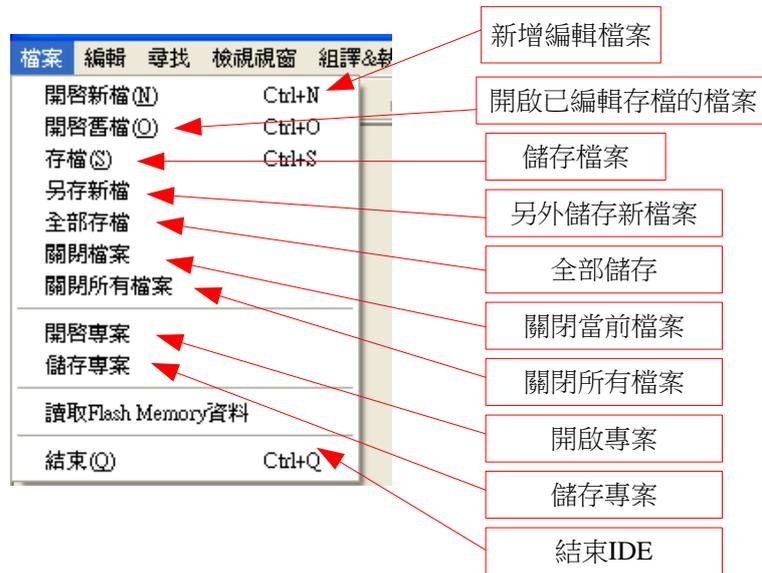


圖 10

- 開啟新檔 → 新增編輯檔案
- 開啟舊檔 → 開啟已儲存的編輯檔案
- 存檔 → 儲存檔案
- 另存新檔 → 將檔案用新的名稱儲存
- 全部儲存 → 儲存全部檔案
- 開啟專案 → 專案包括 (晶片型號、IDE 介面、組譯主檔名稱、當前開啟的狀態、Checksum)，開啟專案後會載入專案的狀態。
- 儲存專案 → 儲存專案
- 結束 → 結束 Hycon-IDE 程式

2.1.3 編輯

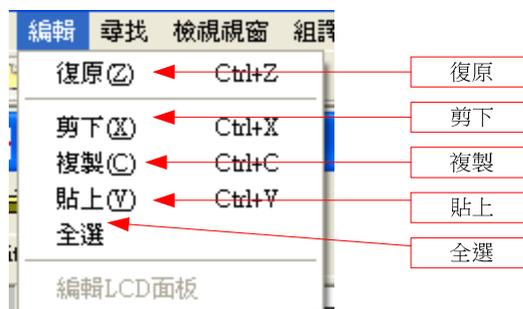


圖 11

- 復原 → 回復上一次鍵入或刪除
- 剪下 → 剪下選取的區域
- 複製 → 複製選取的區域
- 貼上 → 貼上負制的區域
- 全選 → 全部選擇

2.1.4 檢視視窗

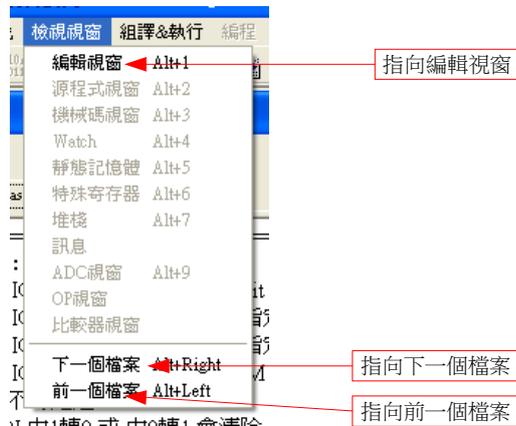


圖 12

- 編輯視窗 → 將編輯視窗指定為當前的活動視窗
- 下一個檔案 → 將下一個檔案指定為當前的活動視窗
- 前一個檔案 → 將前一個檔案指定為當前的活動視窗

2.1.5 組譯&執行



圖 13

- 組譯&執行 → 組譯 Source Code 並執行除錯模式
- 組譯 → 只組譯程序，不執行除錯，此項組譯並不會根據晶片型號產生錯誤訊息，只有當語句有誤時才會顯示錯誤訊息，一般用於製作 OBJ Code (Object)。
- 設定組譯主檔 → 設定為組譯主檔，Compiler 產生的檔案名稱如 Hex、MAP、ASC... 都將以此名稱做為檔案名稱。
- 除錯模式設定 → 選擇使用軟體除錯或硬體除錯。

2.1.6 介面設定

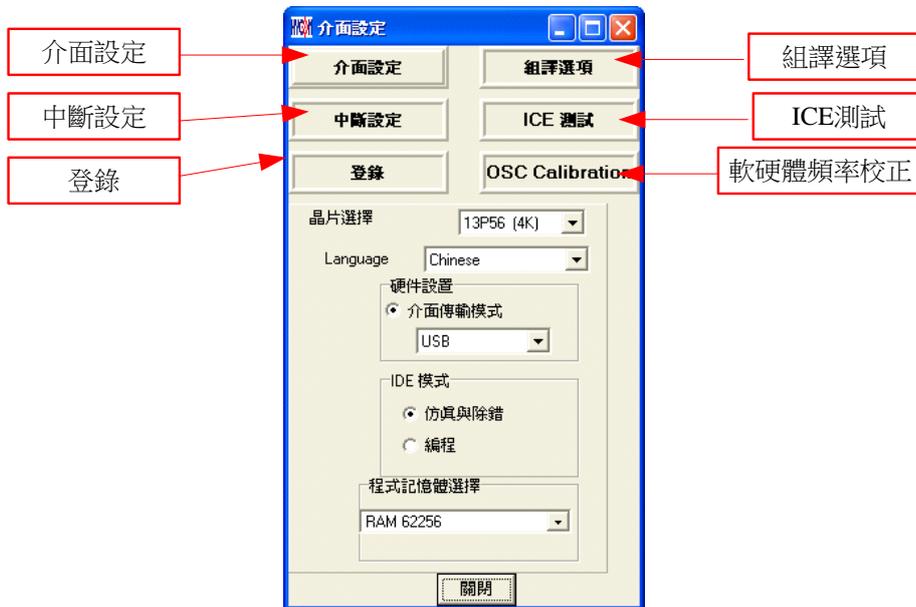


圖 14

- 介面設定(由選項中選取)



圖 15

- 晶片選擇：選擇晶片型號，Compiler 會根據選擇的型號組譯出燒錄設定檔案，並判斷是否有誤用到不存在的 Register 或 SRAM，或程式是否超出 ROM Size。
- 語言選擇：可選擇英文或中文介面。
- 傳輸介面選擇：選擇 IDE 傳輸介面。
- 模式選擇：仿真與除錯、燒錄編程兩種選擇。

- 組譯選項

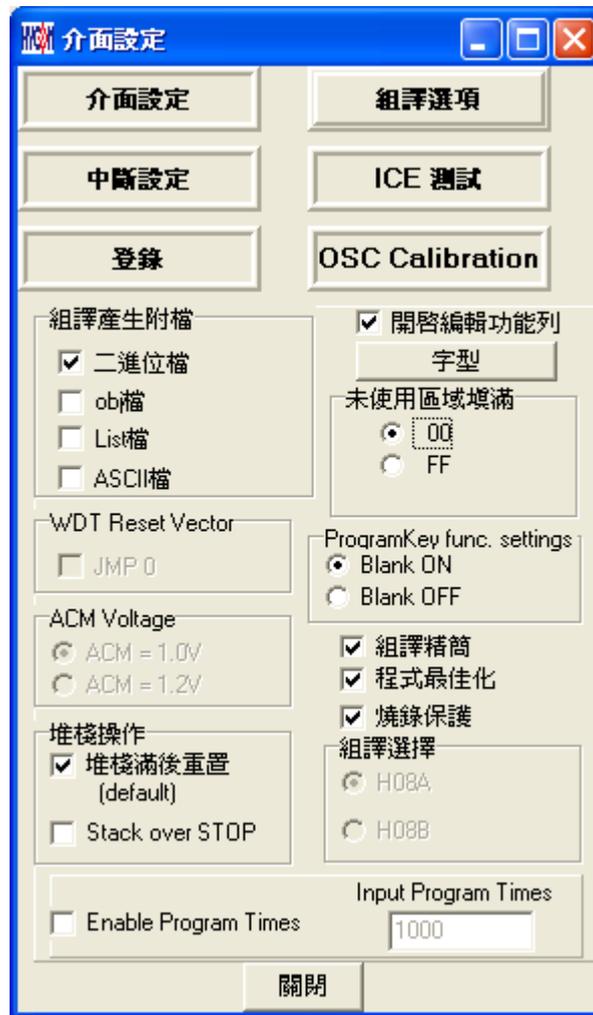


圖 16

- 組譯產生附檔：可選擇輸出以下檔案
- 二進位檔：Hex
- obj 檔：obj
- List 檔：lst
- ASCII 檔：asc
- 堆疊操作：依不同晶片型號選擇，可選擇堆棧滿後重置，Stack over Stop 功能，當選擇此項時，Compiler 會加入到 Hex 中，燒錄時會將此設定燒入 OTP 的設定中。
- 燒錄次數限制：參考燒錄視窗之 [介面設定](#) 章節。
- 編輯功能字型選擇：選擇編輯器的字型大小。
- 未使用區域填滿：程式中未使用到的區域選擇填滿 0x0000 或 0xFFFF。
- 組譯精簡：選擇是否啟動精簡組譯，當 JMP 或 CALL 小於 2K 時，會自動轉換成 RJ 或 RCALL；但如果 CALL 後面的參數有設定時則不會轉換成 RCALL。
- 燒錄保護：燒錄視窗之 [介面設定](#) 章節。

● 中斷設定

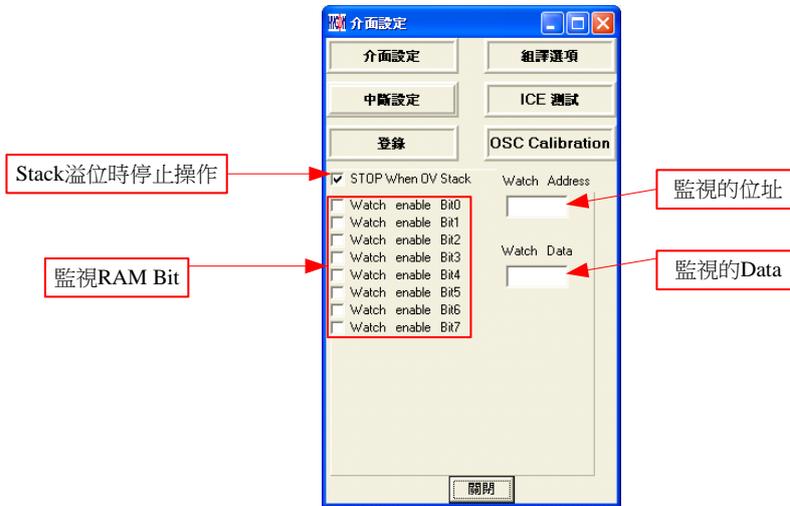


圖 17

- Stack 溢位時停止操作：當 Stack 溢位後 IDE 停止執行
- 監視的位址：選擇要監視 Register 或 RAM，當程式執行到 RAM 或 Register 的值與監視的 Data 相等時程式停止。
- 監視的 Data：當監視的 Data 填上後，表示要監視的值
- 監視 RAM bit：當監視的 bit 勾選後，表示要啟動監視功能，並且當 Data 值的 bit 與勾選的 bit 相等時程式停止。

● ICE 測試

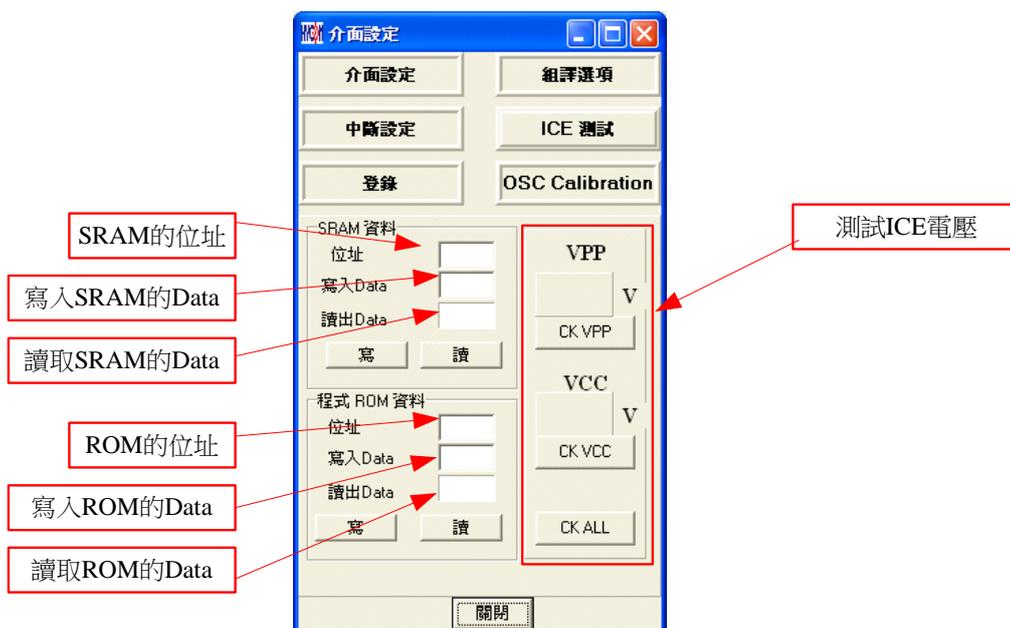


圖 18

- OSC calibration

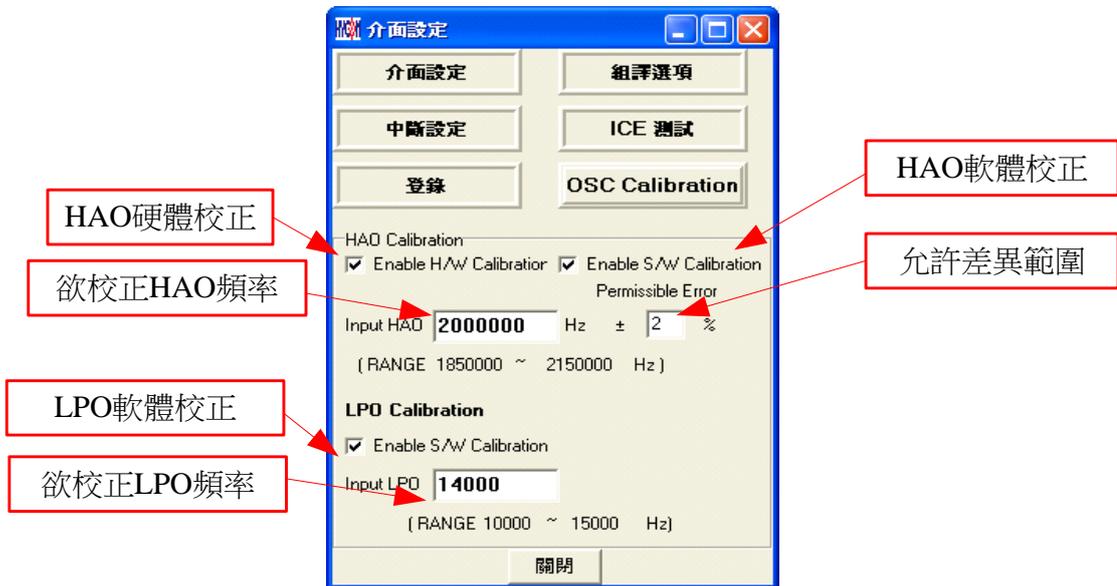


圖 19

2.1.7 視窗

可選擇所有開啟的視窗做垂直或水平的排列。

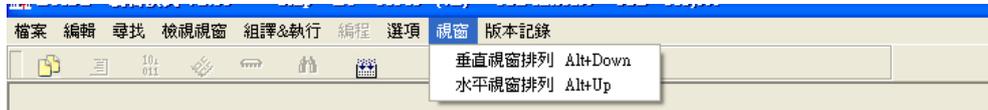


圖 20

2.1.8 程式架構

在開始編輯新的程式之前，須先由介面設定中設定晶片選擇；

不同晶片搭配不同 Instruction Set，依晶片型號定義會區分有 H08A, H08B 指令集；

使用者一開始可以先參考軟體所附的 demo code，本文 1.6 章節有 demo code 導入說明，並搭配下列程式架構開始撰寫程式，以下列出程式的基本架構說明：

- 程式名稱定義為: `***.ASM`
- 暫存器名稱或 RAM Definition 定義為: `***.INC`
- 如下，共有多個程式內容：
 - “Main.asm”、“Initial.asm”、“Interrupt.asm”、“Sub.asm”、“Mian.inc”、“H08.inc”
- “Main.asm” structure:

<code>ORG 00H</code>	;	程式名稱可為任意名稱
<code>JMP BEGIN</code>	;	宣告程式開始
	;	跳躍到主程式
<code>ORG 04H</code>	;	宣告中斷旗標位置
<code>Include Interrupt.asm</code>	;	引用“Interrupt.asm”中斷副程式；
	;	include 檔案限制最多 100 個.
<code>BEGIN:</code>	;	主程式開始. Label name 的定義可以為任意字
<code>Include Initial.asm</code>	;	引用“Initial.asm”硬體初始化副程式
<code>JMP T1</code>	;	跳躍到 T1 副程式
<code>...</code>		
<code>T1:</code>		
<code>NOP</code>		
<code>Include Sub.asm</code>	;	引用“Sub.asm”副程式
<code>Include 13P.inc</code>	;	HY13P 系列特殊暫存器名稱、位址定義
<code>Include Main.inc</code>	;	RAM 名稱、位址定義
<code>END</code>	;	程式結束
- 參考文件：
 - IP 使用說明：
 - Instruction Set 使用說明：[H08A指令集說明書](#) or [H08B指令集說明書](#)
 - Hycon-IDE Compiler 使用說明：[HY-MCU COMPILER](#)

2.1.9 自訂指令

- HY13P IDE 支援使用者自訂指令功能，此功能提供使用者將所熟悉的 MCU 指令，自行定義使其與 HY13P 系列指令相同
- 使用說明：
 1. 所有自訂指令功能設定於安裝目錄下 `Inst.txt` 檔案，共分兩列，每行第一個指令(第一列)為 HYCON 原始指令名稱，使用者不可變更；第二個(第二列)指令為"使用者"自行定義指令名稱。
 2. 第一個及第二個指令中間只可以空格、多格或 Tab 區分開。
 3. 第二個指令後面可以使用分號(;)做註解。
 4. 第二個指令名稱定義可以和第一個指令名稱相同。
 5. 第二個指令名稱不能定義成除了同一行指令名稱外的任一 HYCON 原始指令名稱，否則該行定義無效，仍採用原始 HYCON 指令名稱組譯程式。
 6. 當使用者自行定義第二個指令名稱後，則程式組譯時，第一個或是第二個指令名稱都可以使用。
 7. 每一行僅能自定義一個指令名稱，重覆則該行指令無效。
- 例如：

```
JMP JUMP JMM JPP JU ;
```

×錯誤的定義方式
- 重覆定義指令或定義自訂義的指令將視為無效定義。
例如：

```
JMP JUMP  
JMP JPP ;
```

×指令名稱再度定義，在此 JUMP 將為無效指令，只有 JPP 有效。

```
JPP JU ;
```

×無法使用自定名稱再度定義

```
JMP JN ;
```

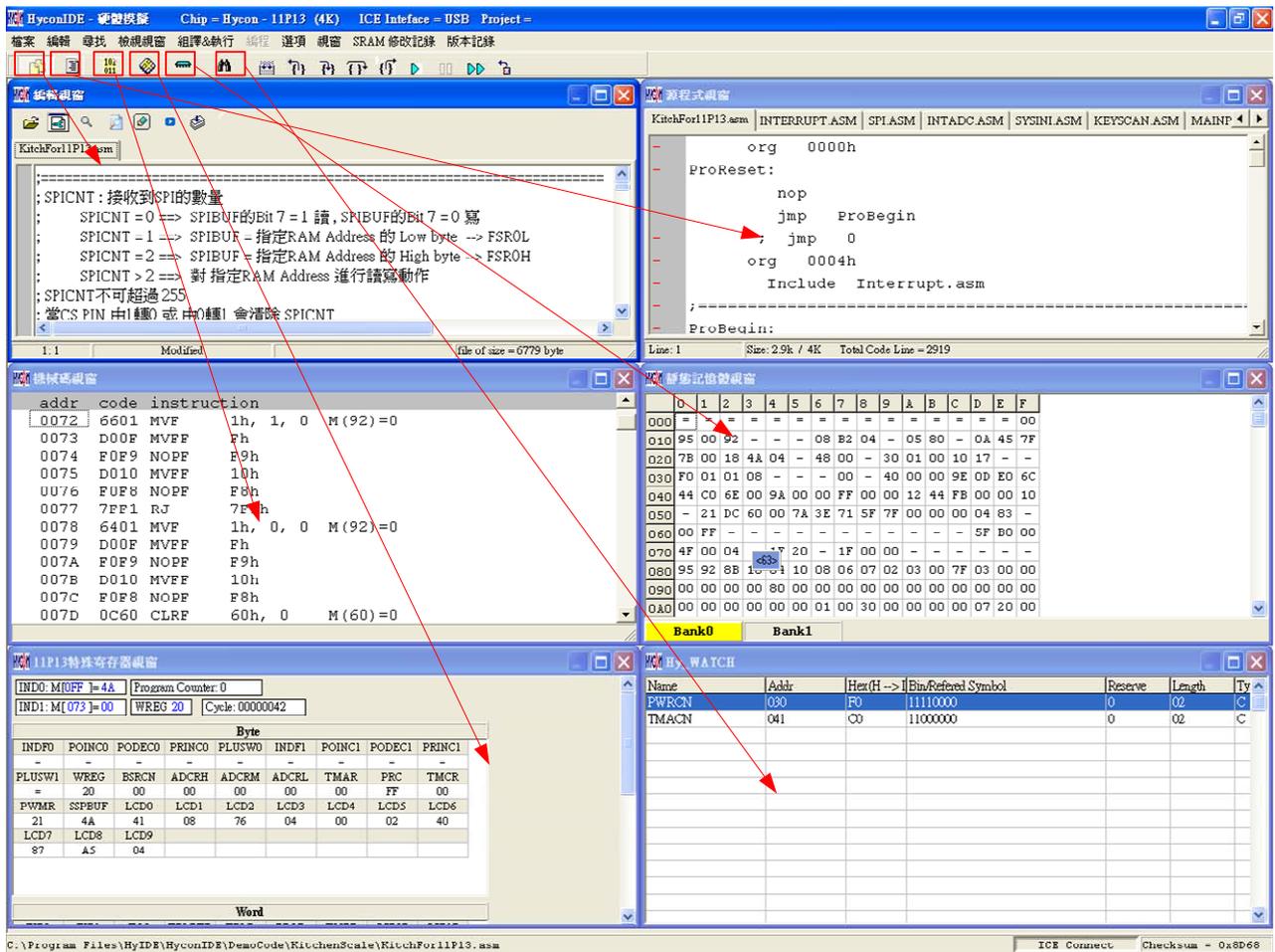
×無法定義成 HYCON 原本存在指令名稱
正確的用法是：

```
JMP JUMP
```

3. HY13P IDE 除錯介面

分為硬體除錯與軟體除錯

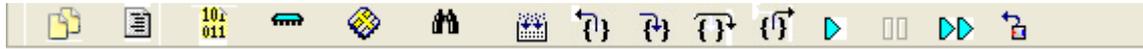
- 硬體除錯
指示欄棒為藍色
- 軟體除錯
指示欄棒為綠色



The screenshot displays the HYCON IDE interface with the following windows and content:

- Source Code Window:** Shows assembly code for 'KitchForI1P13.asm'. The 'ProReset' section includes instructions like 'nop', 'jmp ProBegin', and 'Include Interrupt.asm'. A red arrow points to the 'ProBegin' label.
- Memory View Window:** Displays a memory dump for 'Bank0' and 'Bank1'. A red arrow points to the memory address 0000.
- Special Registers Window:** Shows the 'I1P13 Special Registers' with fields like 'IND0: M[07F]=4A', 'IND1: M[073]=00', and a table of registers including PLUSW1, PWMR, LCD7, etc. A red arrow points to the 'IND1' field.
- WATCH Window:** A table for monitoring variables. A red arrow points to the 'PWRCN' entry, which has an address of 080 and a value of F0.

3.1 快速執行



- 快速視窗切換

(1) 切換至 Edit 視窗

```

org 0000h
ProReset:
  nop
  jmp ProBegin
; jmp 0
org 0004h
            
```

(2) 切換至 source 視窗

(3) 切換至 Hex 視窗

addr	code	instruction
0072	6601	MVF 1h, 1, 0 M(92)=0
0073	D00F	MVFF Fh
0074	F0F9	NOFF F9h
0075	D010	MVFF 10h
0076	F0F8	NOFF F8h
0077	7FF1	RJ 7F1h
0078	6401	MVF 1h, 0, 0 M(92)=0
0079	D00F	MVFF Fh
007A	F0F9	NOFF F9h
007B	D010	MVFF 10h

(4) 切換至 Ram 視窗

0	1	2	3	4	5	6	7	8	9	A	B	C	D	E	F
000	=	=	=	=	=	=	=	=	=	=	=	=	=	=	=
010	95	00	92	-	-	-	08	B2	04	-	05	80	-	0A	45
020	7B	00	18	4A	04	-	48	00	-	30	01	00	10	17	-
030	F0	01	01	08	-	-	-	00	-	40	00	00	9E	0D	E0
040	44	C0	6E	00	9A	00	00	FF	00	00	12	44	FB	00	00
050	-	21	DC	60	00	7A	3E	71	5F	7F	00	00	00	04	83
060	00	FF	-	-	-	-	-	-	-	-	-	-	-	5F	B0
070	4F	00	04	-	1F	20	-	1F	00	00	-	-	-	-	-
080	95	92	8B	10	04	10	08	06	07	02	03	00	7F	03	00

(5) 切換至 Reg 視窗

Byte							
INDF0	POINCO	PODEC0	PRINCO	PLUSW0	INDF1	POINC1	PODEC1
=	=	=	=	=	=	=	=
PLUSW1	WREG	BSRCN	ADCRH	ADCRM	ADCRL	TMAR	PRC
=	20	00	00	00	00	00	FF
PWMR	SSPBUF	LCD0	LCD1	LCD2	LCD3	LCD4	LCD5
21	4A	41	08	76	04	00	02
LCD6	LCD7	LCD8	LCD9				
87	A5	04					

(6) 切換至 Watch 視窗

Name	Addr	Hex(H --> Bin/Refered Symbol	Rese
EWRCN	030	F0 11110000	0
TMACN	041	C0 11000000	0

- 快速除錯

- (1) 單步返回 
- (2) 單步執行(進入巨集/副程式) 
- (3) 單步執行(不進入巨集/副程式) 
- (4) 跳出 Call 
- (5) 執行(Free RUN) 
- (6) 暫停 
- (7) 連續執行 
- (8) 程式重置 
- (9) 返回編輯模式 

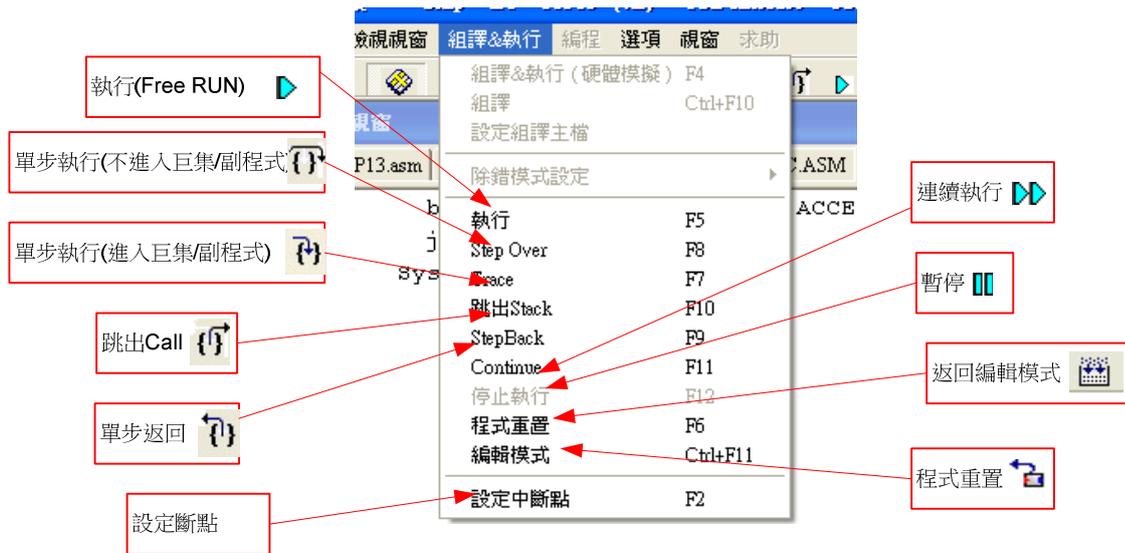


圖 21

- 斷點設定移除 2 種方式

1. 在程式碼視窗或是機械碼視窗中將滑鼠選擇設置斷點處，按鍵盤的“F2”鍵，即可設置或移除斷點。
2. 在程式碼視窗或是機械碼視窗中將滑鼠指向設置斷點處，連續點擊滑鼠左鍵，即可設置或移除斷點。

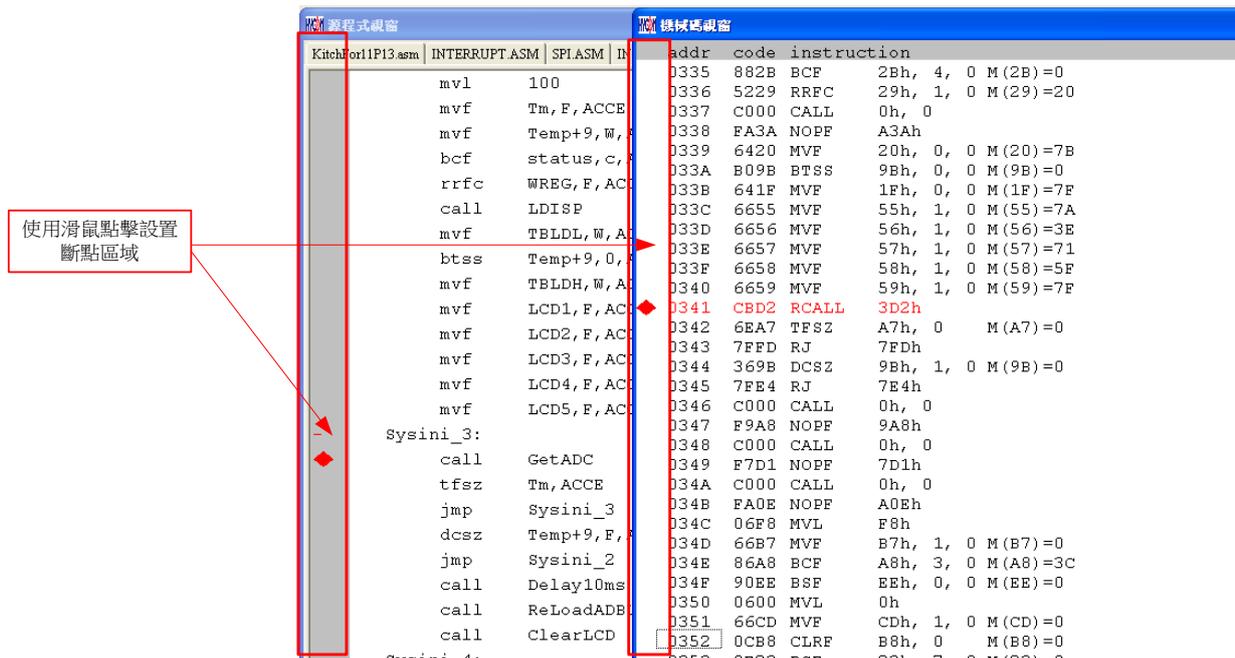


圖 22

3.2 RAM視窗

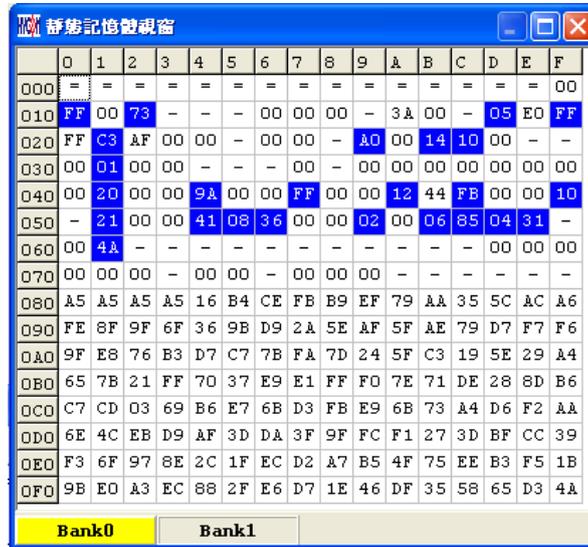


圖 23

- 開啟 RAM 視窗後，Bank 會根據所選擇晶片顯示其數量，每一個 Bank 有 256 byte。
- Bank0 由 0x00 ~ 0xFF，Bank1 由 0x100 ~ 0x1FF...
- 如果該位址不存在，就會顯示“-“。
- 如果要切換顯示 Bank 可將滑鼠指向欲顯示的 Bank 區，按下滑鼠確認(滑鼠左鍵)。
- 如果該位址顯示數字並有下底線，表示已設定 Hint。
- **注意：Bank0 的 Address 0x00 ~ 0x0E 為間接定址寄存器，無法直接更改，顯示數值是不可參考的，如果要修改請參考 3.3 章節：修改間接定址 Data 或 Address**
- 功能顯示
 - 按下滑鼠選擇鍵(滑鼠右鍵)



圖 24

- Set Mark
- Set Mark(new color)
- Reset Mark
- Reset All Mark
- Set Hint
- Reset Hint

- Reset All Hint
- Load RAM Data
- Save RAM Data
- Save To excel
- RAMBANK0
- Hint

使用 DS 定義的 SRAM，會在視窗中相對的位址自動產生 Hint，當滑鼠指標指向該位址，就會顯示定義的字串

例如：程式定義 SRAM

```
MEMAR      080h
MD1        DS      1
MD2        DS      1
MD3        DS      1
MDL1       DS      1
MDL2       DS      1
MDL3       DS      1
MD4        DS      5
S_REG      DS      1
r_Len      DS      1
SQRTmp     DS      4
Temp       DS     16
```

組譯後進入除錯狀態，顯示記憶體視窗

當滑鼠指向 80h 的位址，就會出現<80>:MD1

當滑鼠指向 86h 的位址，就會出現<86>:MD4[0]

當滑鼠指向 87h 的位址，就會出現<87>:MD4[1]

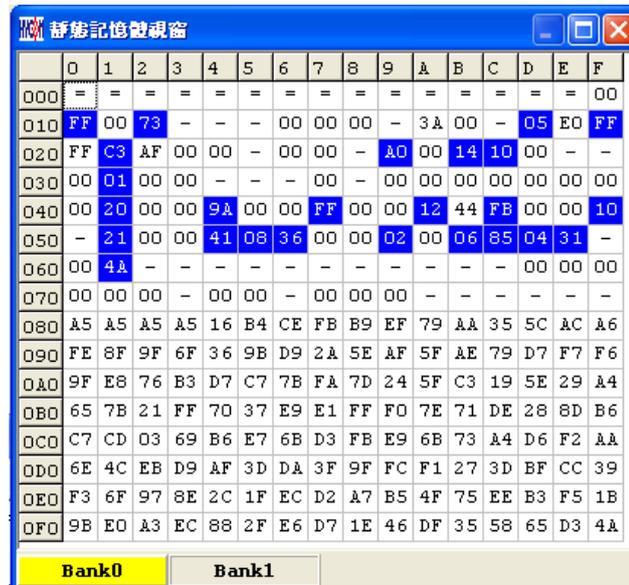


圖 25

- 修改 SRAM 的值有兩種方式
 1. 將滑鼠指向修改的地方，點擊一下滑鼠左鍵，用鍵盤直接 Key IN 。
 2. 將滑鼠指向修改的地方，連續點擊兩下滑鼠左鍵出現 圖 26，使用鍵盤Key In或滑鼠點擊



圖 26

3.3 Register 視窗

WREG Program Counter Cycle Times

間接定址0的Data 間接定址0的Address 間接定址1的Address 間接定址0的Data

單一-Byte的Register

1個Word組成的 Register

顯示PAGE1 Register

顯示PAGE2 Register

顯示PAGE3 Register

Register byte

Register bit

Byte									
INDFO	POINCO	PODEC0	PRINCO	PLUSWO	INDF1	POINC1	PODEC1	PRINC1	
=	=	=	=	=	=	=	=	=	=
PLUSW1	WREG	BSRCN	TMAR	AD1H	AD1M	AD1L	LCD0	LCD1	
=	0D	01	00	00	00	00	00	00	
LCD2	LCD3	LCD4	LCD5	LCD6	LCD7	LCD8	LCD9	LCD10	
00	00	00	00	00	00	00	00	00	
LCD11	LCD12	LCD13	LCD14	LCD15					
00	00	00	00	00					

Word									
FSR0	FSR1	TOS	TBLPTR	TBLD	PROD	BIEAR	BIEDR	TB1R	
0000	0000	0000	1FDF	F7FF	FEFF	807F	FFFF	FFF7	
TB1C0	TB1C1	TB1C2	BIE-00	BIE-01	BIE-02	BIE-03	BIE-04	BIE-05	
FFFF	FFFF	FFFF	FFFF	FFFF	FFFF	FFFF	FFFF	FFFF	

PAGE1		PAGE2		PAGE3		PAGE4		
SKCN	SKFL	SKUN	SKOV	-	-	SKPRT2	SKPRT1	SKPRT0
INTE0	GIE	-	MCOIE	WDTIE	TB1IE	TMAIE	E1IE	EOIE
INTE1	-	AD1IE	-	-	-	-	-	-
INTFO	-	-	MCOIF	WDTIF	TB1IF	TMAIF	E1IF	EOIF
INTF1	-	AD1IF	-	-	-	-	-	-
MSTAT	-	-	-	C	DC	N	OV	Z
PSTAT	POR	PD	TO	IDL	RST	SKERR	MCO	-
BIECN	-	-	-	-	VPPHV	BIELV	BIEWR	BIERD
BIEARH	ENBIE	-	-	-	BIEAH3	BIEAH2	BIEAH1	BIEAHO
PWRCN	ENLDO1	ENLDO0	VDDAX1	VDDAX0	ENREFO	-	ADIRST	CSFON
OSCCN0	OSCS1	OSCS0	DHS1	DHS0	DMS2	DMS1	DMS0	CUPS
OSCCN1	LCPS1	LCPS0	DADC1	DADC0	DTMB1	DTMB0	TMBS	-
OSCCN2	ENRTC	-	XTS1	XTS0	HAOM1	HAOM0	ENHAO	LPO
CSFCN0	SKRST	-	HAOTR5	HAOTR4	HAOTR3	HAOTR2	HAOTR1	HAOTR0

圖 27

- 修改間接定址 Data 或 Address

如圖 28 設定後直接使用鍵盤Key IN或使用滑鼠點選數值及可修改Address

更改間接定址的Address

滑鼠點擊1下

圖 28

如圖 29 設定後直接使用鍵盤Key IN或使用滑鼠點選數值及可修改Data



圖 29

- 修改 WREG 的 Data

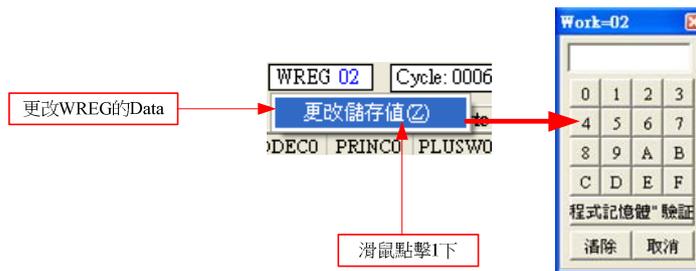


圖 30

- 修改單 1byte 或 Word Register 的 Data



圖 31

- 修改設置 Register 單 1 byte 或單 1 bit
Bit 設置 1 後，該顯示為反白，藍色字
Bit 設置 0 後，該顯示為背景色，黑色字

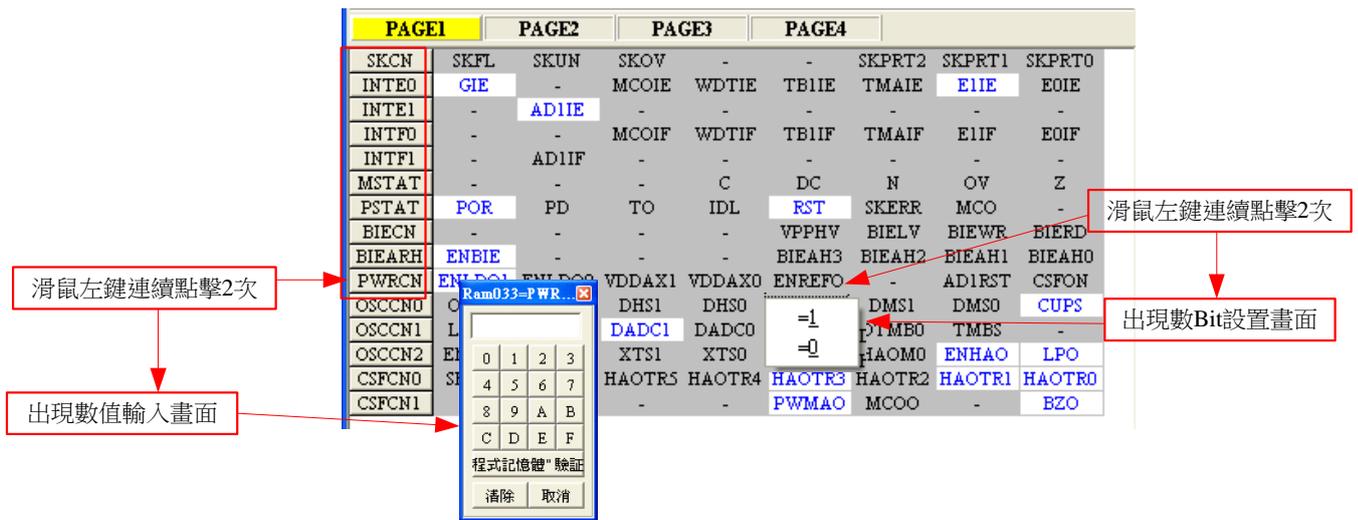


圖 32

3.4 Watch 視窗

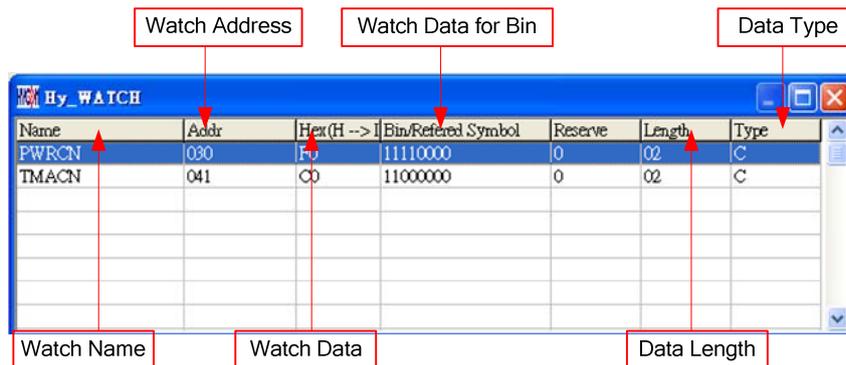


圖 33

- Watch Name → 監看 Data 的名稱，程式使用 EQU 或 DS 定義的名稱
- Watch Address → 監看 Data 的 Address
- Watch Data → 顯示數值，可以選擇由右到左或是由左到右排列，也可顯示十或十六進制顯示

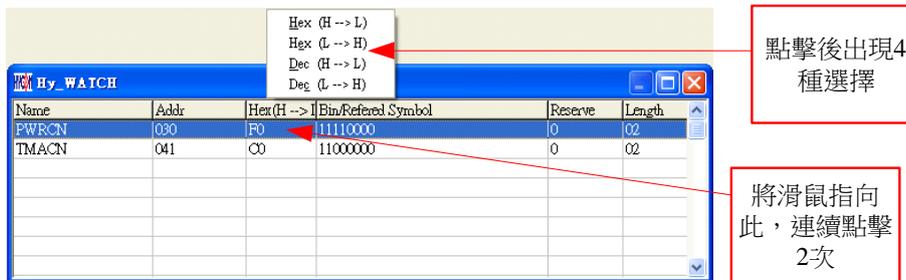


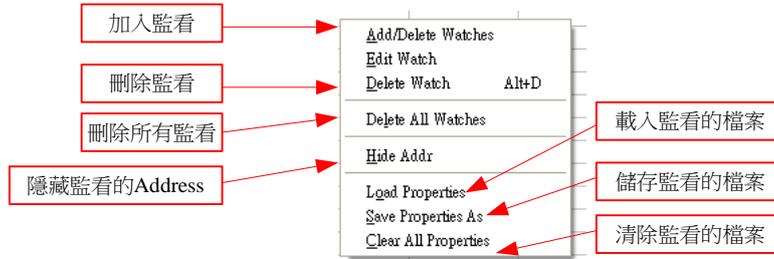
圖 34

Hex (H → L) : 十六進制顯示，位址 H/L 由低至高
Hex (L → H) : 十六進制顯示，位址 L/H 由高至低

Dec (H → L) : 十進制顯示，位址 H/L 由低至高

Dec (L → H) : 十進制顯示，位址 L/H 由高至低

- Watch Data for Bin → Data 以二進制顯示，只有用 EQU 定義的 Address 才有
- Data Length → Data 的長度，顯示 DS 定義的長度；如果用 EQU 定義時，此數值顯示 2
- Data Type → Data 的形式；D = DS 定義; C = EQU 定義



- 監看EQU所定義的Register 或 RAM，，按下滑鼠右鍵選擇要加入監看的Register或RAM如 圖 35

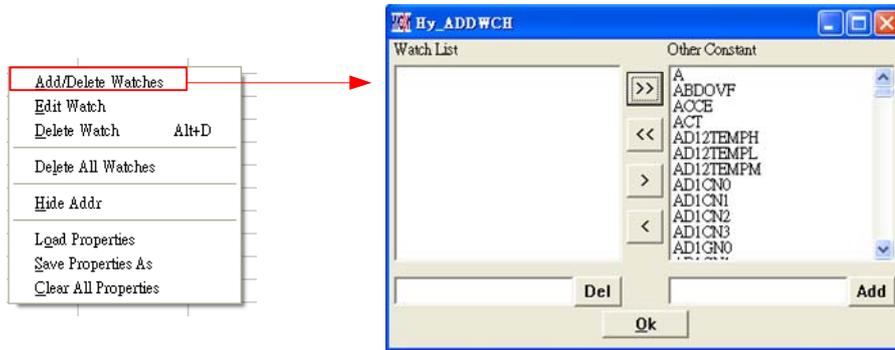


圖 35

3.5 堆棧視窗



圖 36



圖 37

3.6 ADC視窗

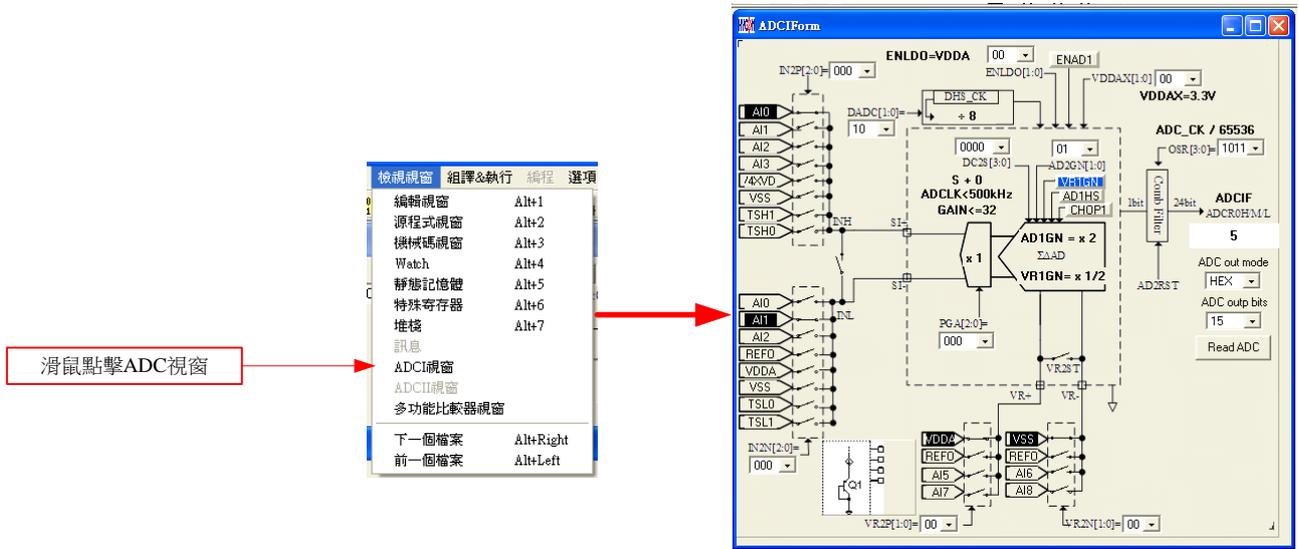


圖 38

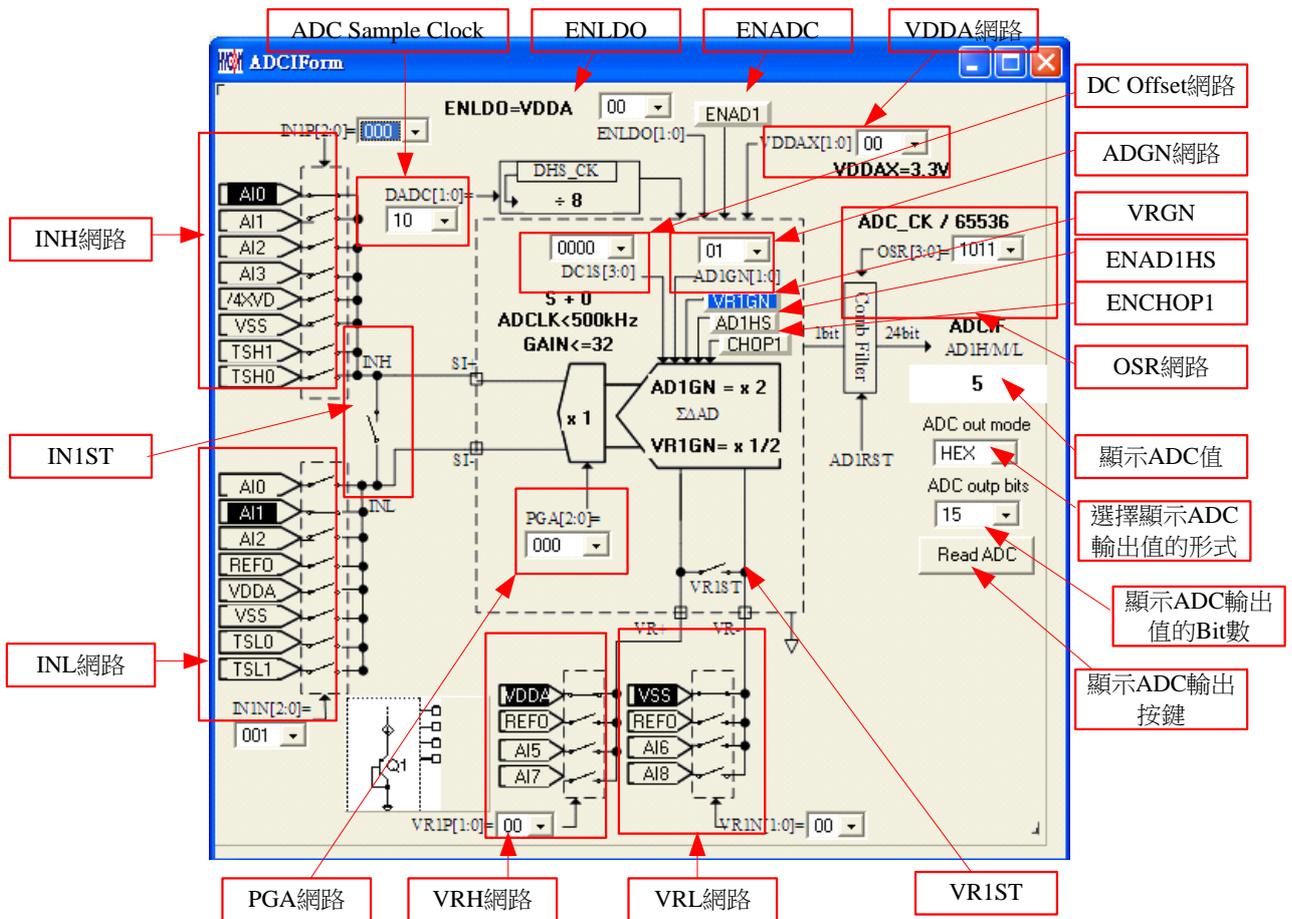


圖 39

- IN1P 網路

- (1) 以滑鼠左鍵點擊該網路名稱，INH 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，INH 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 40 畫面，然後可選擇到開關網路

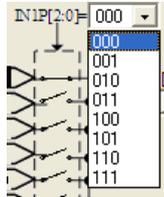


圖 40

- IN1N 網路

- (1) 以滑鼠左鍵點擊該網路名稱，INL 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，INL 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 41 畫面，然後可選擇到開關網路

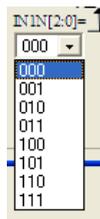


圖 41

- IN1ST 開關

- (1) 以滑鼠左鍵點擊該網路名稱，IN1ST 開關就會 ON/OFF
- (2) 以滑鼠左鍵點擊該網路開關，IN1ST 開關就會 ON/OFF

- VR1P 網路

- (1) 以滑鼠左鍵點擊該網路名稱，VR1P 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，VR1P 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 42 畫面，然後可選擇到開關網路

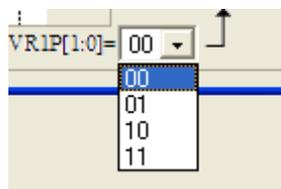


圖 42

- VR1N 網路

- (4) 以滑鼠左鍵點擊該網路名稱，VR1N 就可選擇到該網路
- (5) 以滑鼠左鍵點擊該網路開關，VR1N 就可選擇到該網路
- (6) 滑鼠左鍵點擊，就可出現 圖 43 畫面，然後可選擇到開關網路

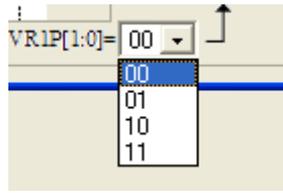


圖 43

- ADC Sample Clock

滑鼠左鍵點擊，就可出現 圖 44 畫面，然後可選擇到開關網路

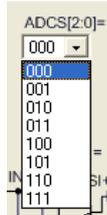


圖 44

- ENADC

以滑鼠左鍵點擊該網路名稱，ENADC 就會 ON/OFF，當 ENADC = ON 時顯示 ADC 區才會輸出值

- VDDA 網路

ENVDDA 制能控制

- (1) 選擇 ENVDDA 開關 ON/OFF
- (2) 選擇 VDDA 電壓

滑鼠左鍵點擊，就可出現 圖 45 畫面，然後可選擇到該模式

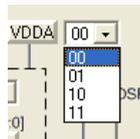


圖 45

- (3) 顯示 VDDA 電壓

當 ENVDDA = 0 時，此區域顯示 VDDA = External

當 ENVDDA = 1 時，此區域顯示 VDDX 選擇的電壓

- PGA 網路

滑鼠左鍵點擊，就可出現 圖 46 畫面，然後可選擇到網路

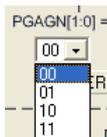


圖 46

- VRH 網路

- (1) 以滑鼠左鍵點擊該網路名稱，VRH 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，VRH 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 47 畫面，然後可選擇到開關網路

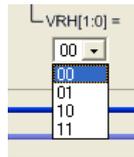


圖 47

- VRL 網路

- (1) 以滑鼠左鍵點擊該網路名稱，VRL 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，VRL 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 48 畫面，然後可選擇到開關網路

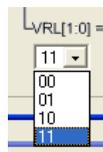


圖 48

- DC Offset 網路

滑鼠左鍵點擊，就可出現 圖 49 畫面，然後可選擇到網路

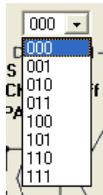


圖 49

- ADGN 網路

滑鼠左鍵點擊，就可出現 圖 50 畫面，然後可選擇到網路

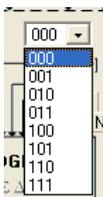


圖 50

- VR1GN

以滑鼠左鍵點擊該網路名稱，VR1GN 可選擇到該網路

- OSR 網路

滑鼠左鍵點擊，就可出現 圖 51 畫面，然後可選擇到網路

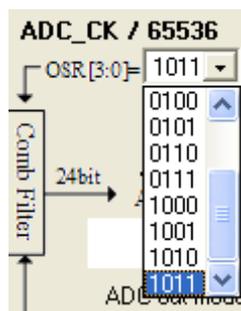


圖 51

- ADC 顯示區
 - (1) 選擇 ADC 值輸出形式 → 可選擇 Hex 或 Dec 輸出
 - (2) 選擇 ADC 值輸出 Bit 數 → 可選擇 8 ~ 24 Bit 輸出
 - (3) 顯示輸出按鍵 → 點擊此鍵可立即顯示 ADC 輸出值

3.7 比較器視窗

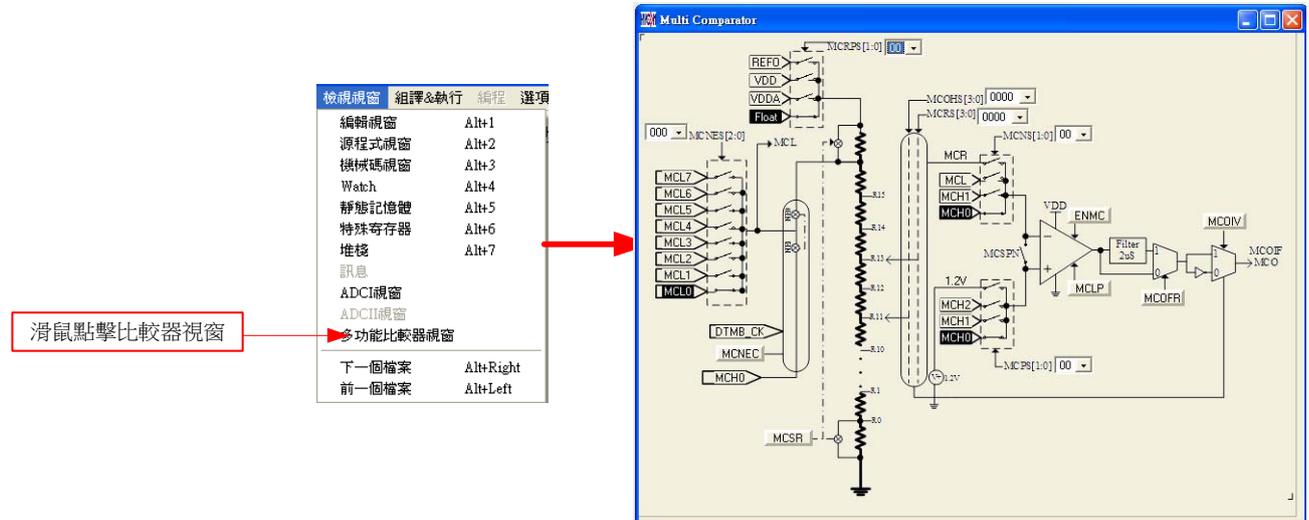


圖 52

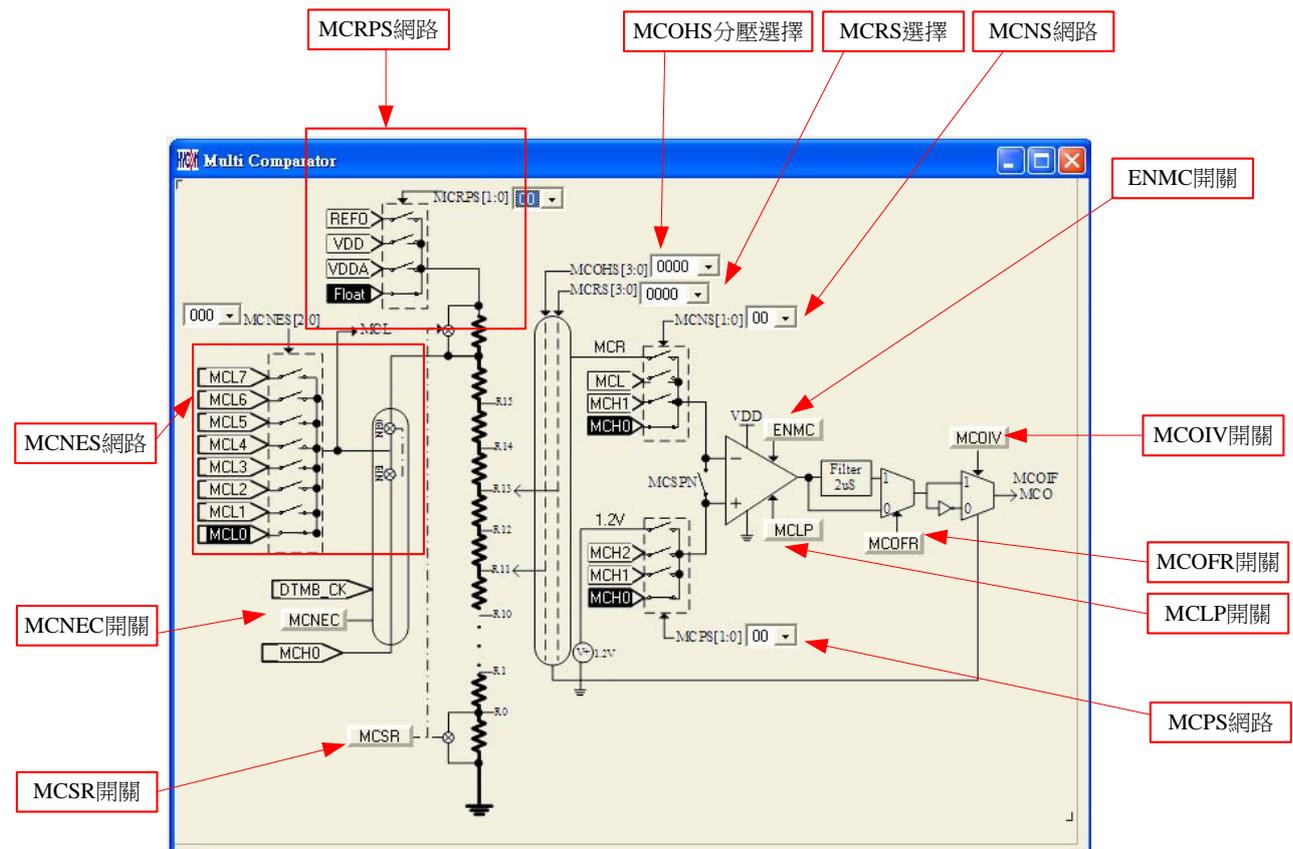


圖 53

- MCNES 網路

- (1) 以滑鼠左鍵點擊該網路名稱，CPIH 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCNES 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 54 畫面，然後可選擇到開關網路

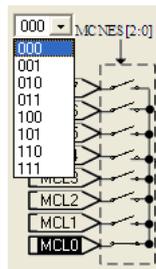


圖 54

- MCRPS 網路

- (1) 以滑鼠左鍵點擊該網路名稱，MCRPS 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCRPS 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 55 畫面，然後可選擇到開關網路

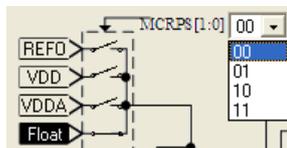


圖 55

- MCOHS 網路

- (1) 以滑鼠左鍵點擊該網路名稱，MCOHS 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCOHS 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 56 畫面，然後可選擇到開關網路

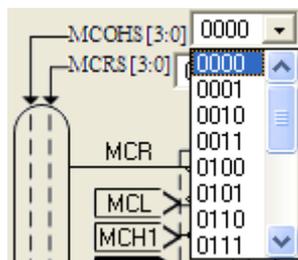


圖 56

- MCRS 網路

- (1) 以滑鼠左鍵點擊該網路名稱，MCRS 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCRS 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 57 畫面，然後可選擇到開關網路

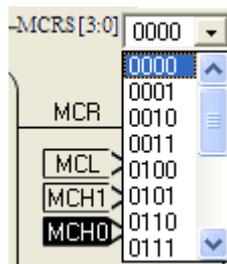


圖 57

- MCNS 網路

- (1) 以滑鼠左鍵點擊該網路名稱，MCNS 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCNS 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 58 畫面，然後可選擇到開關網路

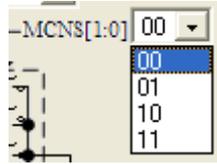


圖 58

- MCPS 網路

- (1) 以滑鼠左鍵點擊該網路名稱，MCPS 就可選擇到該網路
- (2) 以滑鼠左鍵點擊該網路開關，MCPS 就可選擇到該網路
- (3) 滑鼠左鍵點擊，就可出現 圖 59 畫面，然後可選擇到開關網路

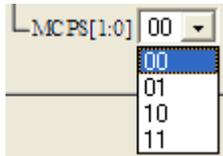


圖 59

- VDDA 網路 (參考 ADC 視窗的 VDDA 網路)
- ENMC
 - 以滑鼠左鍵點擊該網路名稱，ENMC 啟動
 - ENMC 狀態顯示
 - 當 ENMC = 1 時，比較器啟動
 - 當 ENMC = 0 時，比較器關閉
- MCLP
 - 以滑鼠左鍵點擊該網路名稱，MCLP 啟動
 - MCLP 狀態顯示
 - 當 MCLP = 1 時，高功耗與高效能
 - 當 MCLP = 0 時，低功耗模式
- MCOFR 置能
 - 以滑鼠左鍵點擊該網路名稱，MCOFR 模組就會啟動或關閉
 - MCOFR 狀態顯示
 - 當 MCOFR = 1 時，輸出濾波模組啟動
 - 當 MCOFR = 0 時，輸出濾波模組關閉
- MCOIV 開關
 - 以滑鼠左鍵點擊該網路名稱，MCOIV 就會 ON/OFF
 - MCOIV 狀態顯示
 - 當 MCOIV = 1 時，不反相
 - 當 MCOIV = 0 時，反相
- MCNEC 開關
 - 以滑鼠左鍵點擊該網路名稱，MCNEC 就會 ON/OFF
 - MCNEC 狀態顯示
 - 當 MCNEC = 1 時，依照 CCK_D1 做一開一關連動
 - 當 MCNEC = 0 時，皆開路

3.8 暫存器修改記錄

進入模擬視窗後(軟體模擬或硬體模擬)，凡是暫存器或 SRAM 經過手動修改過(無論經由任何視窗修改 RAM、Register、ADC、OP 及 CMP)，就會被記錄起來，當按下”SRAM 修改記錄”後就會顯示出來，此時視窗會停駐在此畫面中直到將此畫面關閉才能繼續執行任何動作。

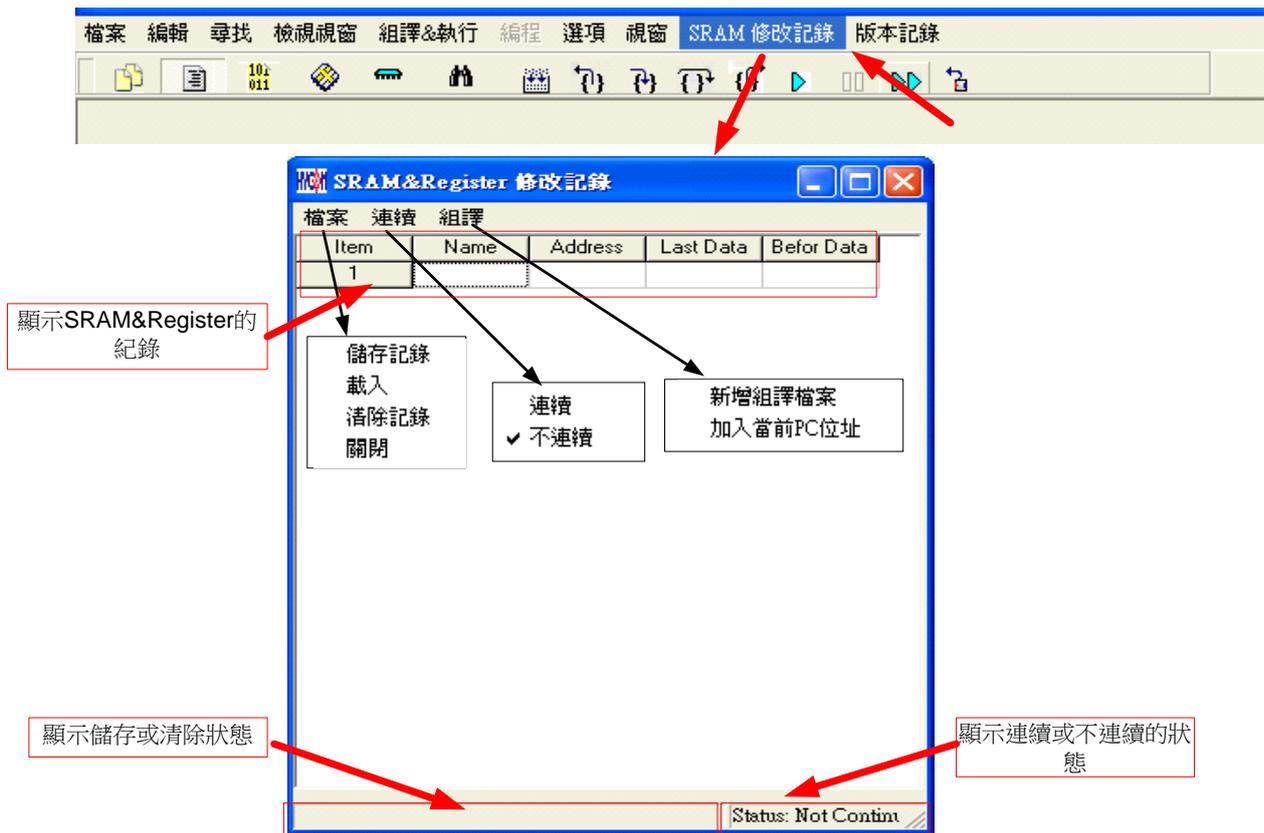


圖 60

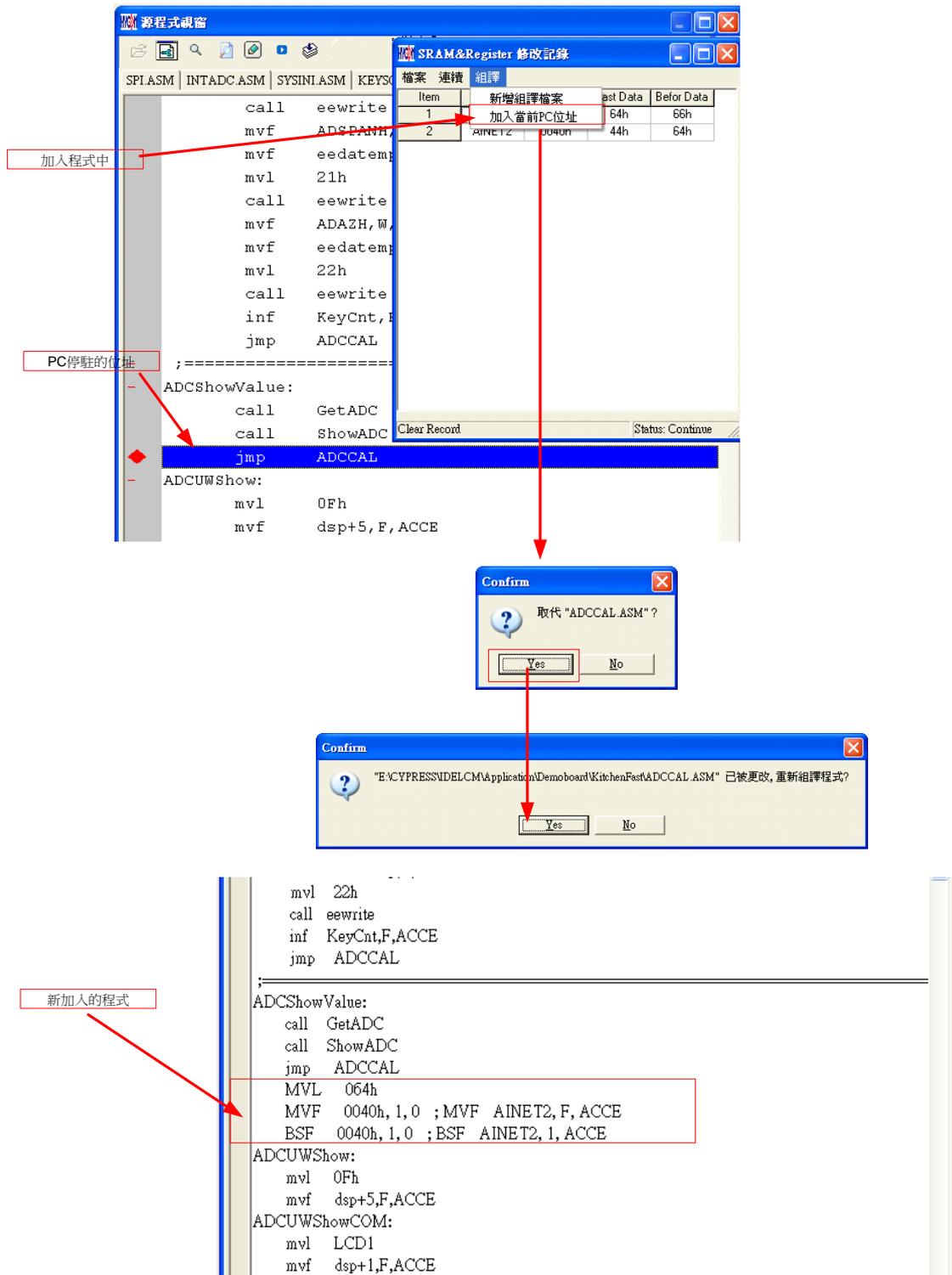


圖 61

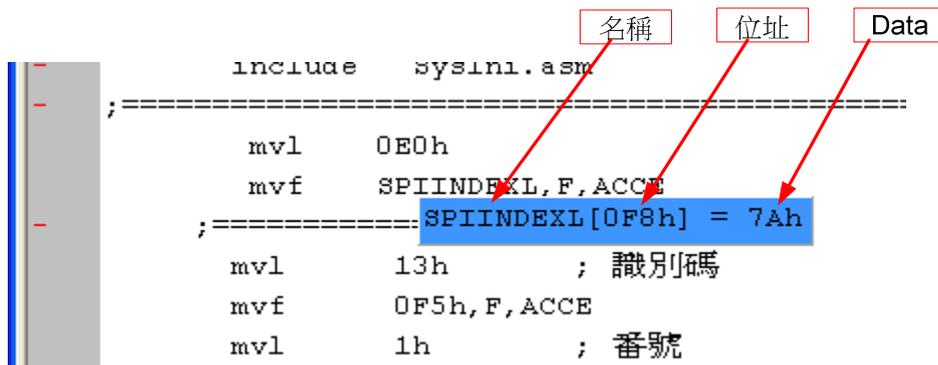
3.9 源程式視窗下的Hint功能

在源程式(Source Code)視窗下，要知道 Register 或 SRAM 的值及 Address，可以將滑鼠指向此 Register 或 SRAM 的名稱，就可顯示名稱、位址及 Data。

只有在以下指令後面所帶的參數下才有此功能：

CLRF, ADDF, INF, INSZ, DCF, DCSZ, SUBF, COMF, ADDC, ANDF, IORF, XORF, SUBC, RRF, SETF, MULF, RLF, JZ, RRF, RLFC, SWPF, DAW, INSUZ, DCSUZ, ARLC, ARRC, CPSG, CPSL, CPSE, TFSZ, BTFG, BSF, BCF, BTSS, BTSZ, MVFF(不是 Macro)。

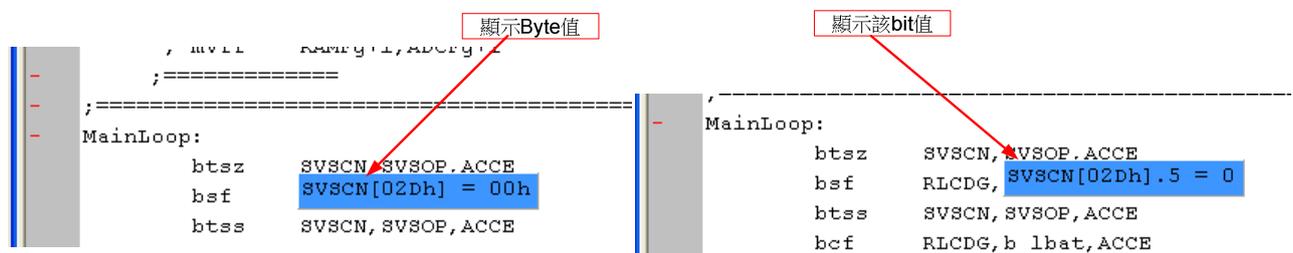
- 當指令為位元操作時只有第一個參數才有效，如 圖 62
- 當指令為BCF、BSF、BTSS、BTSZ及BTGF時，當指向第一個參數顯示Byte數值，當指向第二個參數顯示該Bit的值(1 or 0)，如 圖 63
- 當指令為MVFF時(不是Macro)，當指向第一個參數顯示第一個參數數值，當指向第二個參數顯示第二個參數數值，如 圖 64
- 如果參數為INDF0、POINC0、PODEC0、PRINC0、INDF1、POINC1、PODEC1、PRINC1時，此時Data為FSR0或FSR1內的位址的Data，如 圖 65
- 如果參數為PLUSW0或PLUSW1時，此時Data為FSR0+WREG或FSR1+WREG內的位址的Data，如 圖 66



```

include sysini.asm
;=====
mvl    0E0h
mvf    SPIINDEXL, F, ACCE
;===== SPIINDEXL[0F8h] = 7Ah
mvl    13h      ; 識別碼
mvf    0F5h, F, ACCE
mvl    1h      ; 番號
    
```

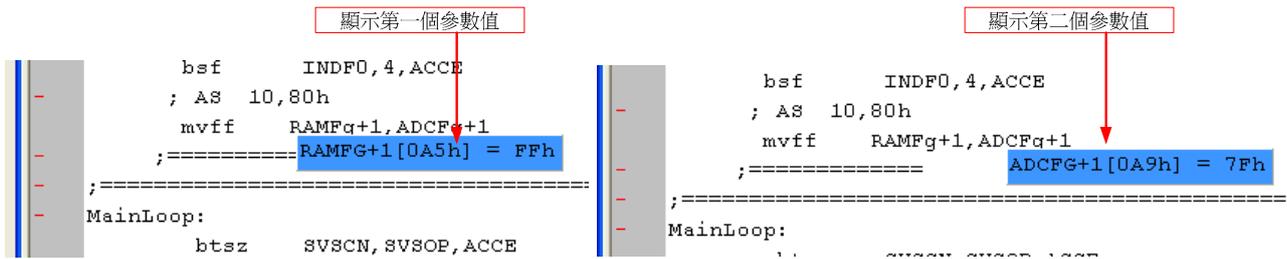
圖 62



```

;=====
MainLoop:
    btsz SVSCN, SVSOP, ACCE
    bsf  SVSCN[02Dh] = 00h
    btss SVSCN, SVSOP, ACCE
;=====
MainLoop:
    btsz SVSCN, SVSOP, ACCE
    bsf  RLCDG, SVSCN[02Dh].5 = 0
    btss SVSCN, SVSOP, ACCE
    bcf  RLCDG, b_lbat, ACCE
    
```

圖 63



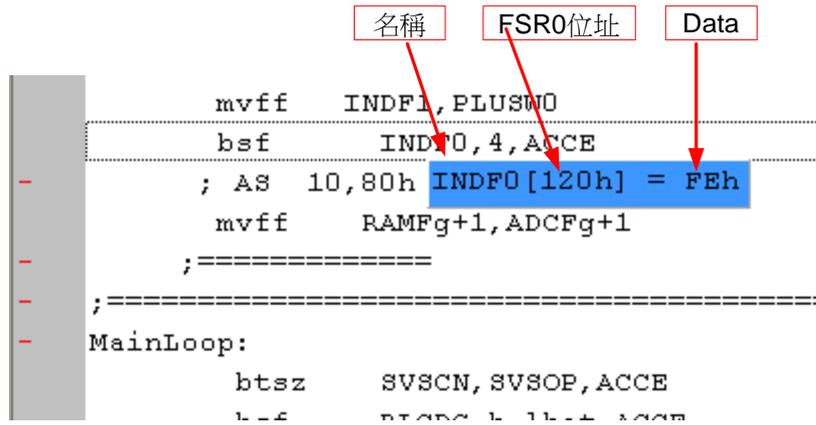
```

    bsf     INDF0,4,ACCE
    ; AS 10,80h
    mvff   RAMFG+1,ADCFG+1
    ;===== RAMFG+1[0A5h] = FFh
    ;=====
MainLoop:
    btsz   SVSCN,SVSOP,ACCE
  
```

```

    bsf     INDF0,4,ACCE
    ; AS 10,80h
    mvff   RAMFG+1,ADCFG+1
    ;===== ADCFG+1[0A9h] = 7Fh
    ;=====
MainLoop:
  
```

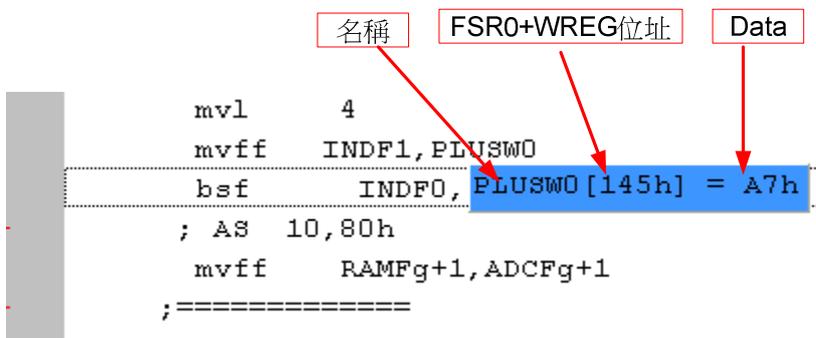
圖 64



```

    mvff   INDF1,PLUSW0
    bsf     INDF0,4,ACCE
    ; AS 10,80h INDF0[120h] = FEh
    mvff   RAMFG+1,ADCFG+1
    ;=====
    ;=====
MainLoop:
    btsz   SVSCN,SVSOP,ACCE
    bsf     INDF0,4,ACCE
  
```

圖 65



```

    mvl     4
    mvff   INDF1,PLUSW0
    bsf     INDF0, PLUSW0[145h] = A7h
    ; AS 10,80h
    mvff   RAMFG+1,ADCFG+1
    ;=====
  
```

圖 66

4. 燒錄視窗

4.1 介面設定

要進入燒錄式窗畫面，點選”選項”，出現選擇畫面，點選”介面設定”，如圖 67 所示。

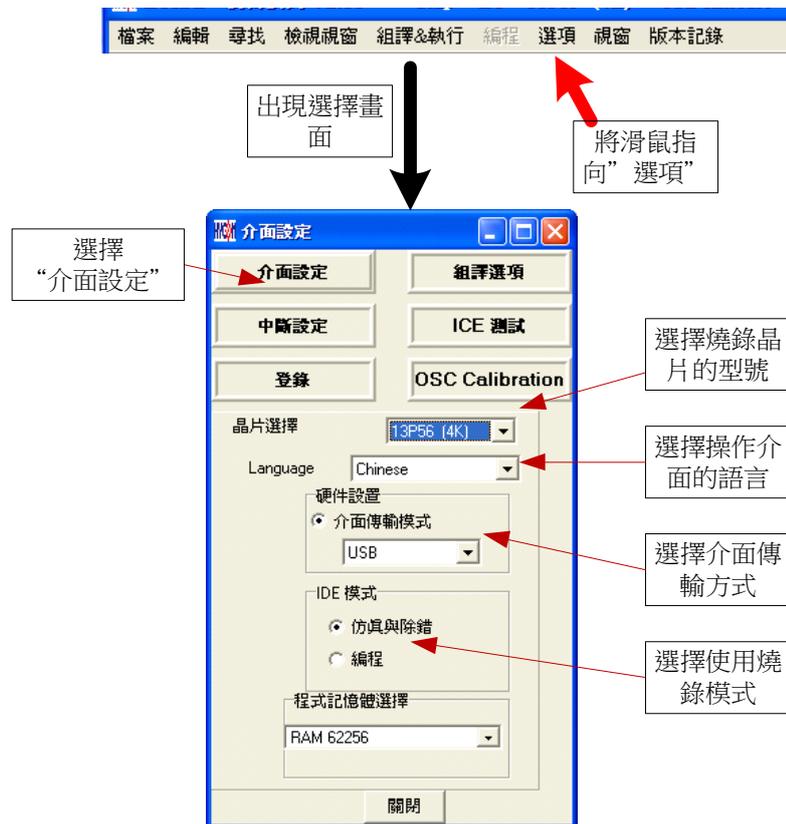


圖 67

晶片選擇 → 選擇燒錄晶片的型號，如果燒錄晶片與選擇的型號不同，則在 Blank Check、Program、Verify，都會失敗。

Language → 選擇操作介面的語言，中文或英文。

硬件設置 → 可選擇 USB 介面或 Parallel Port 介面。

IDE 模式 → 選擇編程。

當介面設定完成後點選”組譯選項”選擇燒錄的設定，如圖 68。

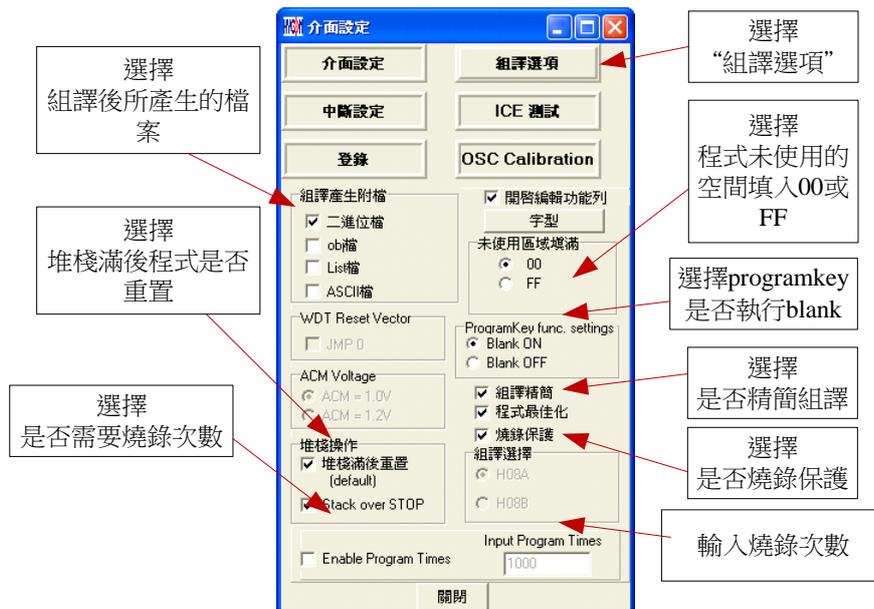


圖 68

- 組譯產生附檔 → 選擇組譯程式後所產生的檔案。
- 堆棧操作 → 選擇當 OTP 程序運行後如果發生堆棧滿或溢位是否要重置。
- 未使用區域填滿 → 組譯程式後，在未使用的程式空間選擇填滿 00 或 FF。
- 組譯精簡 → 選擇是否要精簡組譯。
- Enable Program Times → 選擇是否啟動 Download 的程式能被燒錄的次數。
- Input Program Times → 填入 Download 的程式能被燒錄的次數(最大 2147483646，最小 1)。

當組譯選項完成後點選”ICE測試”進入測試電壓是否正常(在進入”選項”之前須先連接IDE，並插入 9V 電源)，如圖 69。

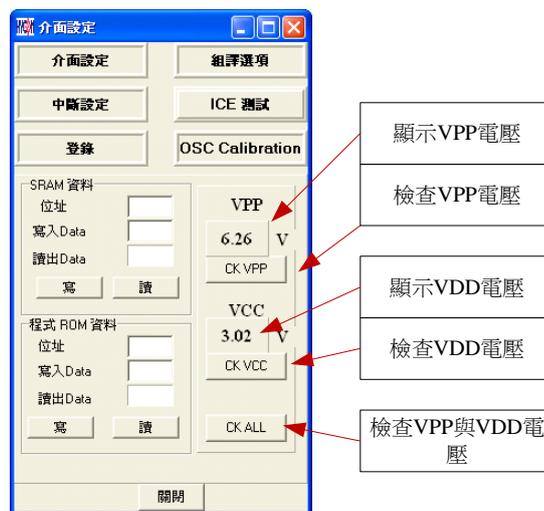


圖 69

燒錄時 VPP 的電壓 $5.6 < VPP < 6.6$

燒錄時 VDD 的電壓 $2.7 < VDD < 3.6$

當測試電壓測試完畢後，點選”OSC Calibration”進入軟硬體頻率校正

- **使用該功能前注意事項：**
 - 若啟動軟體 HAO/LPO 校正燒錄，則晶片上電之後，RAM 0FEH/0FFH 位址資料有意義!
 - 單機燒錄時間會增長約 500msec. (啟動軟體 LPO 校正燒錄)
 - 軟體 HAO/LPO 校正功能並非校正實際頻率，只是提供頻率差異值供計算；
 - 線上燒錄僅支援校正硬體 HAO，並不支援軟體校正功能。

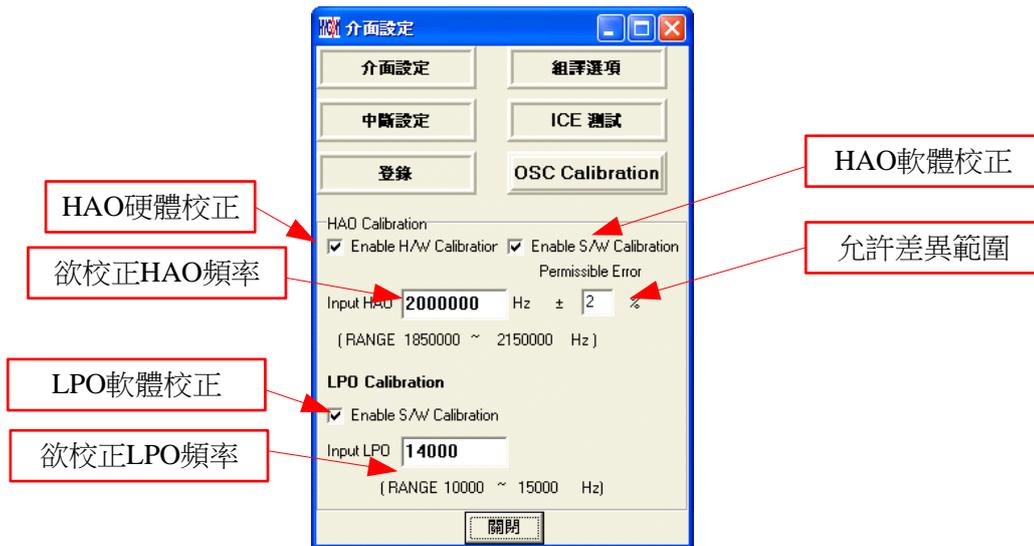


圖 70

- HAO Calibration :
 - Enable H/W Calibration : 啟動硬體 HAO 校正功能，實際校正系統頻率，此功能需在選擇晶片型號後，再次確認是否可硬體校正。
 - Enable S/W Calibration : 啟動軟體 HAO 差值校正功能，差值存放於 RAM **0FEH** 位址。
- LPO Calibration :
 - Enable S/W Calibration : 啟動軟體 LPO 差值校正功能，差值存放於 RAM **0FFH** 位址。
- Input HAO or Input LPO : 為欲校正頻率數值。
- Permissible Error : 校正後頻率值與欲校正數值允許差異範圍。

下面將說明軟體校正：

- HAO Software Calibration :
 - 計算後頻率差值存放於 RAM **0FEH** 位址；於晶片 Power on 時將差值寫入 RAM 中，該動作並非實際校正頻率源。
 - HAO Hardware Calibration, HAO Software Calibration 可同時存在，並以先執行 Hardware Calibration 之後再進行 Software Calibration 差值計算。
 - HAO 差值基頻定義為 **4000HZ/LSB**。
 - **0FEH** 位址中資料格式為：
 - Bit7 : 0= +, 1= - ; Bit6~Bit0 代表差異頻率值;
 - 01H 代表差異頻率值為 +4000HZ ; FFH 代表差異頻率值為 -4000HZ;
 - Example :

HAO 欲校正 2000000HZ 頻率，而實際晶片 HAO=1920000HZ，
則 $(1920000-2000000)/4000 = -8000/4000 = -20$ ，因此該 RAM 0FEH 資料則為 **1110 1100b**
 - Example1 :

HAO 欲校正 2000000HZ 頻率，而實際晶片 HAO=2008000HZ，
則 $(2008000-2000000)/4000 = 8000/4000 = 2$ ，因此該 RAM 0FEH 資料則為 **0000 0010b**

- LPO Software Calibration :
 - 計算後頻率差值存放於 RAM **0FFH** 位址；於晶片 Power on 時將差值寫入 RAM 中，該動作並非實際校正頻率源。
 - LPO 差值基頻定義為 **64HZ/LSB**。
 - **0FFH** 位址中資料格式為：
 - Bit7: 0= +, 1= - ; Bit6~Bit0 代表差異頻率值;
 - 01H 代表差異頻率值為+64HZ ; FFH 代表差異頻率值為-64HZ;
 - Example:
LPO 欲校正 28000HZ 頻率，而實際晶片 LPO=28128HZ，
則 $(28128-28000)/64 = 128/64 = 2$ ，因此該 RAM 0FFH 資料則為 **0000 0010b**
 - Example1:
LPO 欲校正 28000HZ 頻率，而實際晶片 LPO=27872HZ，
則 $(27872-28000)/64 = -128/64 = -2$ ，因此該 RAM 0FFH 資料則為 **1111 1110b**

當介面設定完成後點選”關閉”，會將所設定的參數記錄起來，下次開啟此設定，會自動載入設定值，並在標題視窗顯示設定燒錄晶片型號，如圖 71。



圖 71

4.2 操作步驟

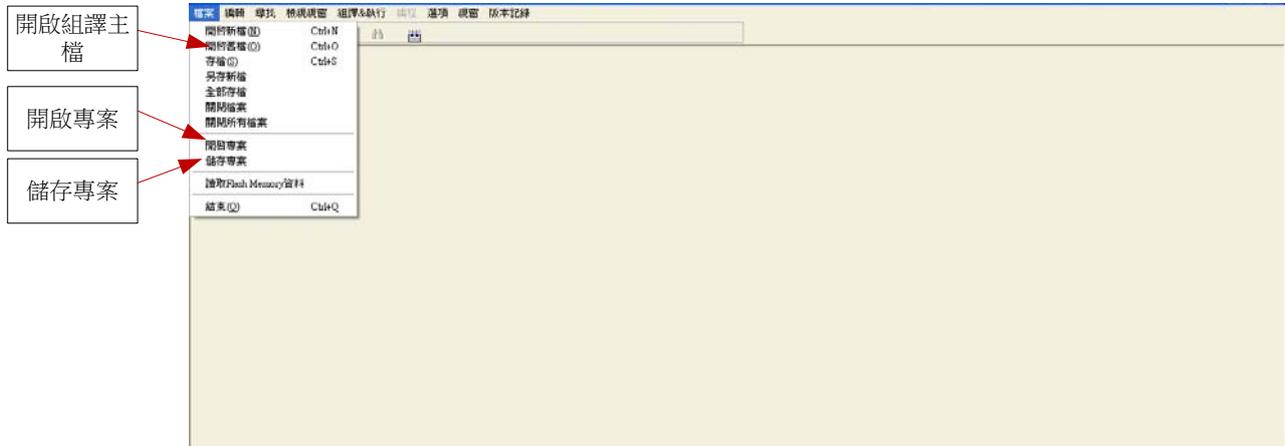


圖 72

- 開啟舊檔 → 開啟已經寫好的源程式組譯主檔。
- 開啟專案 → 開啟儲存的專案名稱。
- 儲存專案 → 儲存已完成的專案。

4.2.1 開啟檔案與組譯

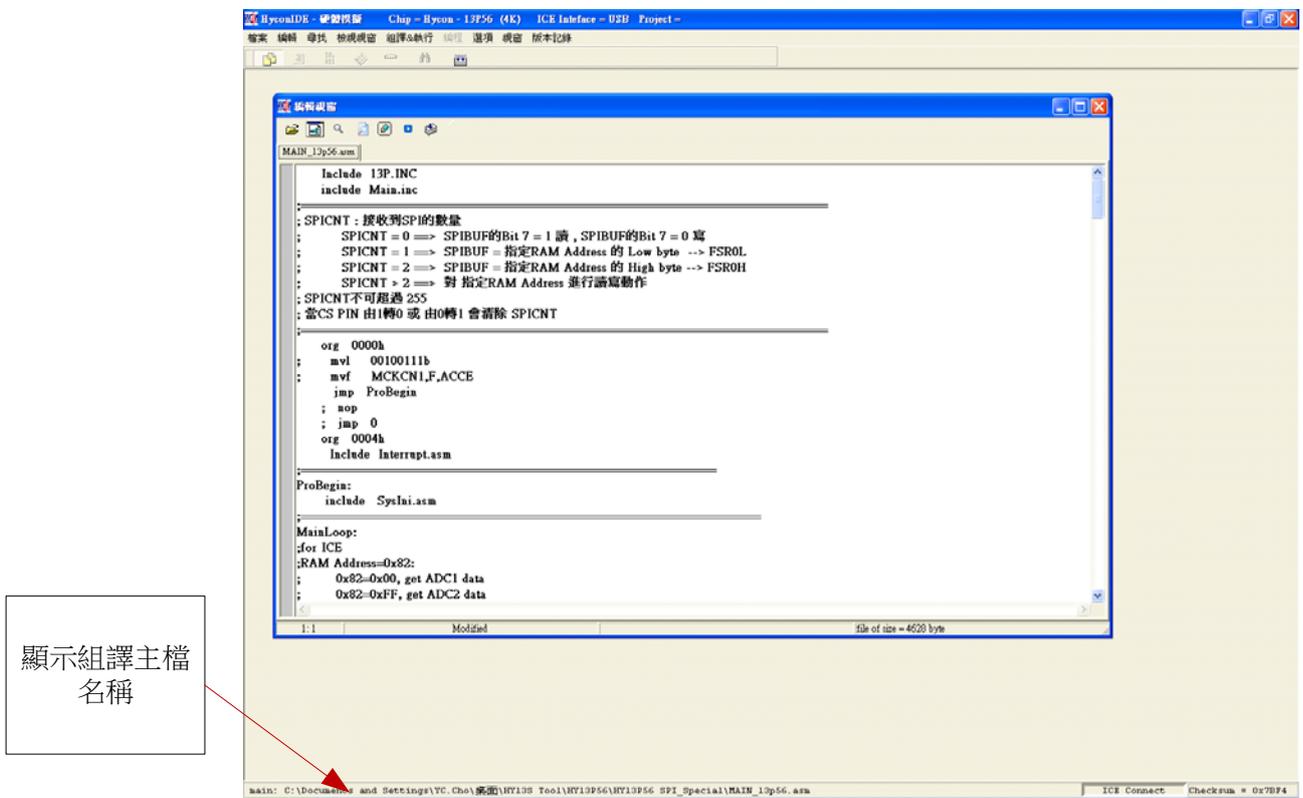


圖 73

由開啟檔案將源程式的主檔名稱開啟，並在顯示組譯主檔名稱下顯示，如果顯示名稱與主檔名稱不

同，將鼠標指向檔案，按下滑鼠右鍵，選擇設為組譯主檔，如圖 74。

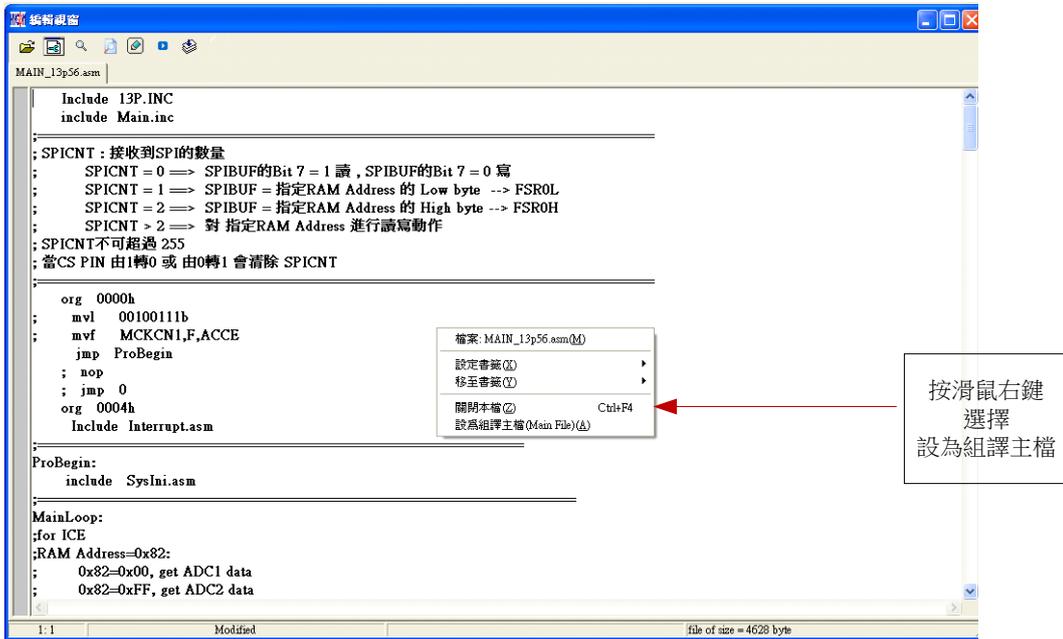


圖 74

將Source Code 組譯並Download到燒錄器或IDE的Flash Memory，如圖 75



圖 75

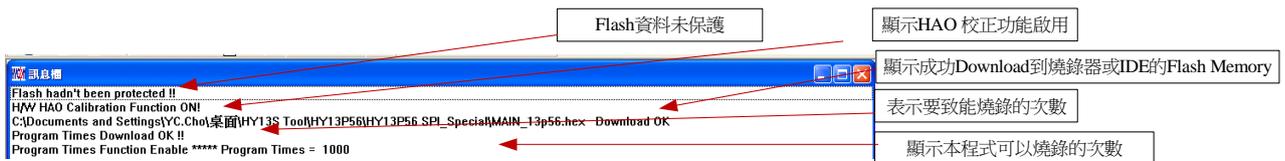


圖 76

1. 當介面選擇 USB，組譯主程式完成後會將程式碼，載入燒錄器或 IDE 的 Flash Memory 內，作為生產線上量產燒錄用。
2. 如果組譯選項內有選擇致能燒錄次數，訊息欄位會顯示程式可以燒錄次數，如圖 76。
3. 當組譯完成後在下方顯示組譯完成後的Hex檔名稱與Checksum，如圖 77。



圖 77

4.2.2 Download HEX File

如要 Download Hex File 請使用 HY13P-Hex Loader 軟體並按照使用說明書操作。

[HY-Hex Loader軟體說明書](#)

4.3 PC連線燒錄OTP

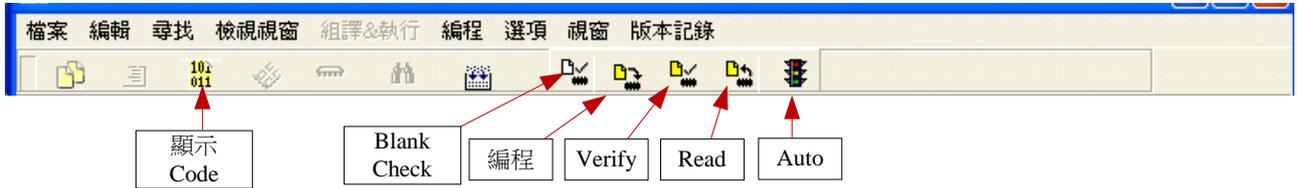


圖 78

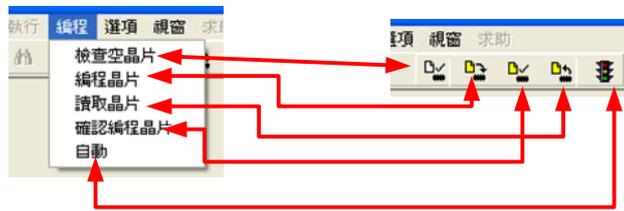


圖 79

當燒錄的檔案成功的載入燒錄器或 IDE 的 Flash Memory 內，將可以進行 Blank Check、燒錄、Verify 及讀取等動作，如果沒有成功載入，則以上的動作將不會成功。

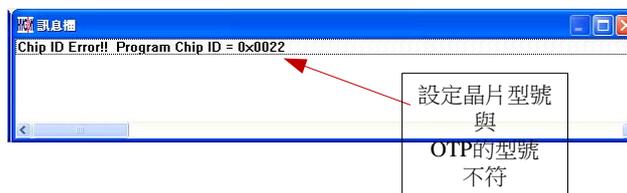


圖 80

OTP已經接上

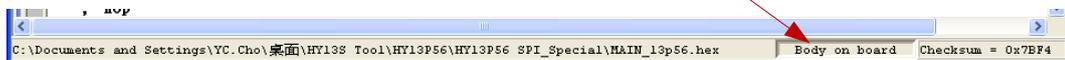


圖 81

OTP還未接上

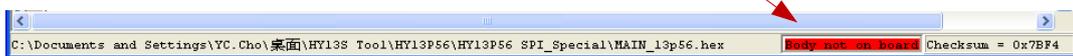


圖 82

確定在標題視窗下所選擇的燒錄晶片型號(圖 71)，與OTP型號相同，當燒錄器執行Blank Check、燒錄與Verify，程序會比對設定選擇晶片型號與燒錄OTP型號是否相同，如果不同否則不會燒錄到OTP內，在訊息欄內顯示錯誤訊息如 圖 80。

在燒錄之前如果想要確定型號是否正確，可以將滑鼠指標指向“晶片連線狀態顯示區”上按滑鼠左鍵，如果晶片型號正確則顯示如圖 81；如果不正確則顯示如圖 82；如果有勾選 “Enable Program Times” 則剩餘燒錄次數會顯示於訊息欄內如圖 83。



圖 83

4.3.1 晶片檢查(Blank Check)

晶片檢查(Blank Check) 圖示為 ，在還沒有燒錄過的晶片，讀取其內部的Code應該皆為 0xFFFF，晶片檢查的目的是確定此OTP所有位址的內容皆為 0xFFFF。檢查晶片是否為空所指的是要燒錄OTP 位址的內容皆為 0xFFFF。如果選擇晶片正確以及檢查為空，訊息欄出現以下訊息(圖 84)。



圖 84

如果選擇晶片不正確或是檢查不為空，訊息欄出現以下訊息(圖 85)。



圖 85

4.3.2 編程晶片(Program)

編程晶片(Program)圖示為 ，編程的目的是將已經 Compiler 完成的程序燒錄到 OTP 的晶片中，燒錄完成後組裝成品後，將可依照使用者所寫的指令運行程序。

將已下載或組譯完成的Hex檔(顯示於最下面的顯示欄)，編程於選擇晶片內，並確認編程晶片內容是否正確(步驟參考 4.2.1 或 4.2.2 一節)。

如果選擇晶片正確以及編程成功，訊息欄出現以下訊息(圖 86)，如果有勾選 “Enable Program Times” 則允許燒錄的次數會減 1，並將剩餘燒錄次數顯示於訊息欄內。



圖 86

如果選擇晶片不正確以及編程不成功，訊息欄出現以下訊息(圖 87)。



圖 87

4.3.3 確認編程晶片 (Verify)

確認編程晶片 (Verify) 圖示為 ，確認編程晶片的目的是在比對燒錄到 OTP 晶片的程式是否與載入到燒錄器的程式相同。

確認編程晶片內容是否與下載或組譯完成的 Hex 檔(顯示於最下面的顯示欄)一致，如果晶片已經編程保護，則此項無效或比對失敗。

如果選擇晶片正確以及確認編程成功，訊息欄出現以下訊息(圖 88)。



圖 88

如果選擇晶片不正確以或確認編程不成功，訊息欄出現以下訊息(圖 89)。



圖 89

4.3.4 讀取晶片 (Read)

讀取晶片 (Read) 圖示為 ，讀取晶片的目的是讓使用者確認讀取 OTP 的 Checksum 是否與燒錄的 Hex 檔相同。讀取晶片內容(步驟如圖 90)，並將內容顯示於"顯示 Code"視窗內。

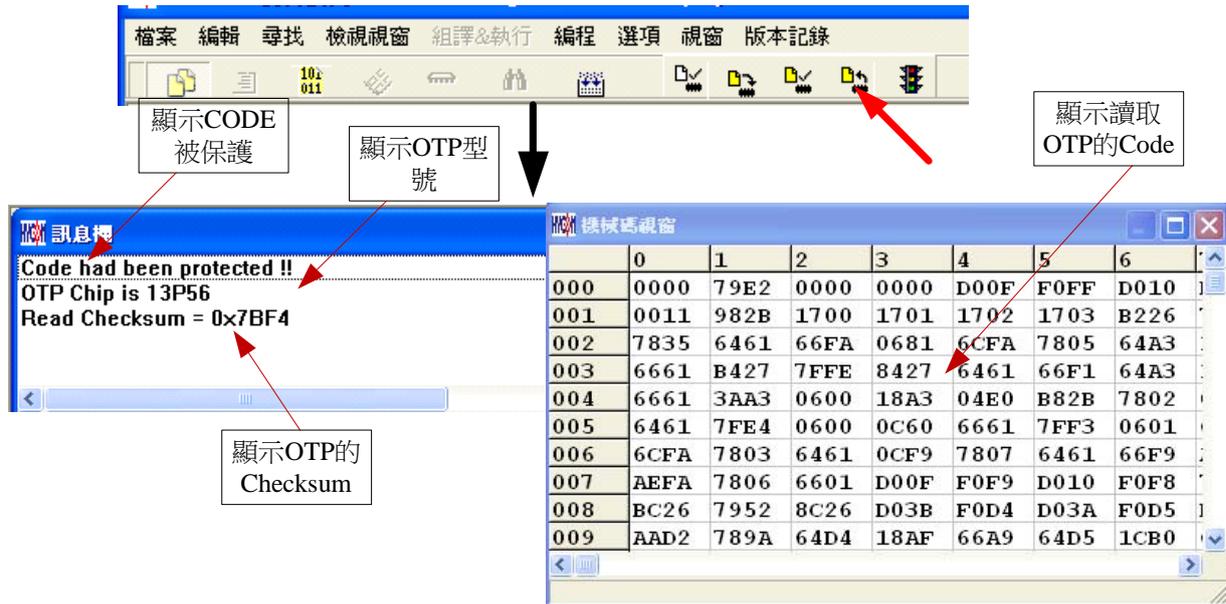


圖 90

4.3.5 AUTO

AUTO 圖示為 ，Auto 是綜合 Blank Check、Program 及 Verify 三項功能，選擇 Auto 會先檢查晶片是否為空，然後編程，確認編程晶片。

當執行成功後，訊息欄出現以下訊息(圖 91)，如果有勾選 "Enable Program Times" 則允許燒錄的次數會減 1，並將剩餘燒錄次數顯示於訊息欄內。



圖 91

如果有一項失敗，整個過程會立即停止，並在訊息欄顯示錯誤訊息。

4.4 離線燒錄

4.4.1 燒錄說明

當用戶程序由開發階段進入工程試產階段時，此時可以單獨使用燒錄器，無須連線 PC。

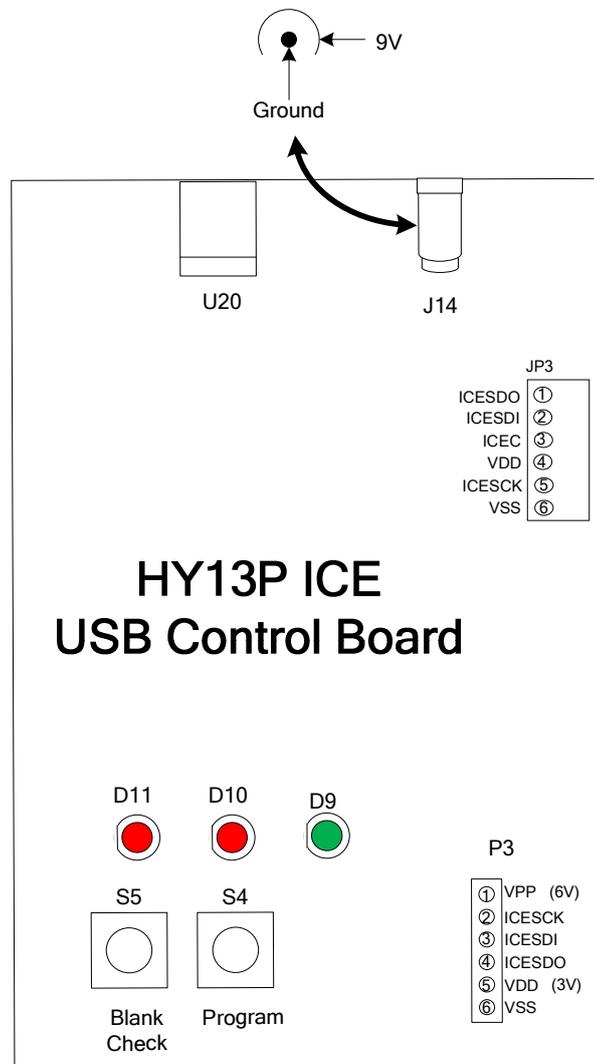


圖 92

- ◆ **J14** : Adapter 9V 輸入
內負外正，供應燒錄電壓源(燒錄 OTP 時需要接上)
- ◆ **U20** : USB 連接座與 PC 端連接
下載程序供仿真除錯使用
下載燒錄程序供 HY13P 系列產品別燒錄使用
- ◆ **P3** : HY13P 系列燒錄控制端口

PIN 1	VPP(6V)	連接晶片的 VPP
PIN 2	ICECK	連接晶片的 PSCK
PIN 3	ICESDI	連接晶片的 PSDI
PIN 4	ICESDO	連接晶片的 PSDO

HY13S00

HY13P IDE 軟體使用說明書

PIN 5 VDD(3V) 連接晶片的 VDD

PIN 6 VSS 連接晶片的 VSS

- ◆ S4 : Program, 晶片燒錄按鍵
- ◆ S5 : Blank Check, 晶片空白檢查按鍵
- ◆ D9 綠色 LED : USB 或 Adapter 上電、OTP 燒錄、Blank Check...執行成功顯示燈 號
- D10 紅色 LED : OTP 燒錄、Blank Check、頻率校正... 執行錯誤顯示燈號
- D11 紅色 LED : 燒錄中

下圖 93 為PC在線時，程序Download，在線燒錄的晶片與控制板的燒錄接腳連接方法：

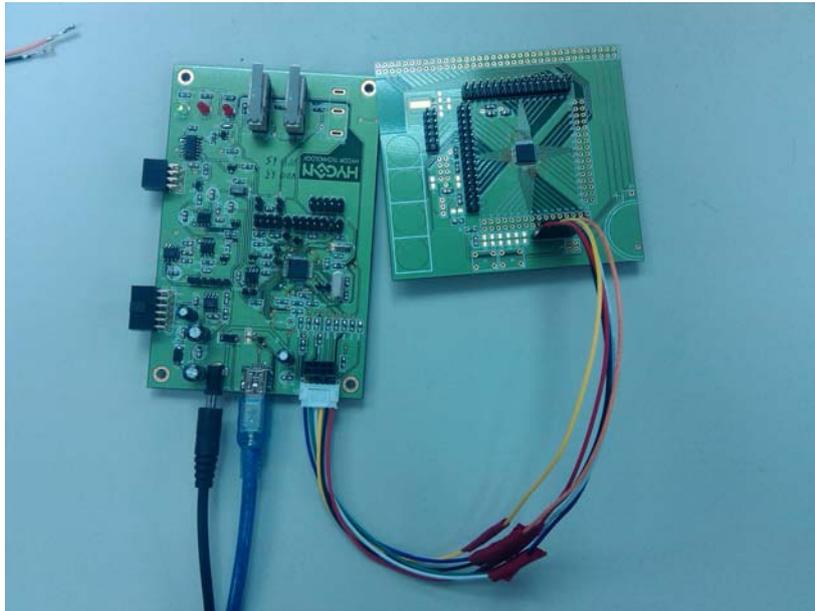


圖 93

下圖 94 為PC離線時已經將程序Download完成，離線燒錄晶片與控制板的燒錄接腳連接方法：

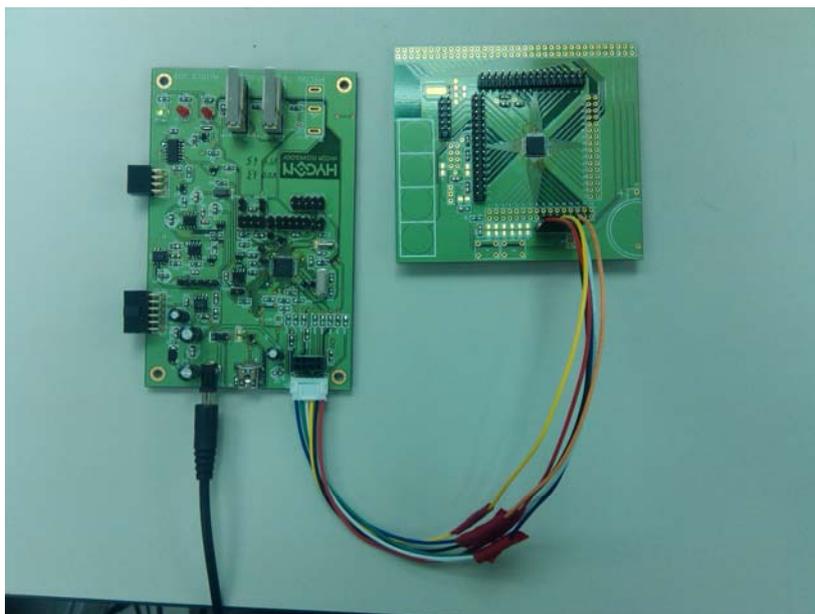


圖 94

- 離線操作時需要先將Hex檔Download到燒錄器的Flash Memory內，步驟參考 4.2.1 或 4.2.2 一節。
- 離線燒錄時，先按按鍵 S5 可檢查晶片是否為空，檢查完後應為 D9 綠色 LED 亮。
- 按鍵 S4 為燒錄按鍵，其步驟為 Blank Check → Program → Verify，如果在 Download 到 Flash Memory 之前有在“組譯選項”中勾選“燒錄保護”，則在 Verify 後將執行燒錄保護；如果沒有溝選擇在 Verify 後停止，燒錄完成後 D4 綠色 LED 亮。
- 燒錄完成後按按鍵 S5 再次檢查晶片是否為空，此時應該亮 D10 紅色 LED，表示有燒錄完成
- 如果在執行中有任何一項錯誤或失敗，則 D10 紅色 LED 亮，如果成功則 D9 綠色 LED 亮。

4.4.2 限制燒錄次數

在介面設定的“組譯選項”內有一個欄位是點選“Enable Program Times”如圖 68，這個選項是允許限制 Download 程式的燒錄次數。

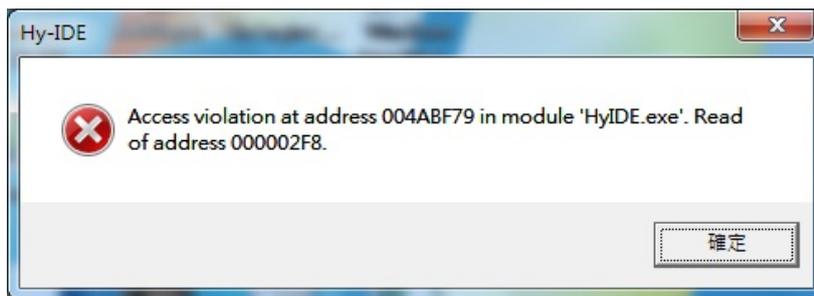
這是一個安全機制，在產線上限制燒錄次數，防止燒錄過量。

當點選 “Enable Program Times”之後，並在 “Input Program Times”下方欄位上填寫燒錄的次數(最多為 99999999，最少 1)，當在 Compiler 程序後或下載檔案到 Flash Memory 之後，會將此參數載入；當每一次執行燒錄的動作時，會將此計數值自動減 1，當此計數值減到 0 時，如果繼續燒錄，則不會執行，並會亮 D10 錯誤訊息(紅色燈號)，但 Blank Check 會正常動作。

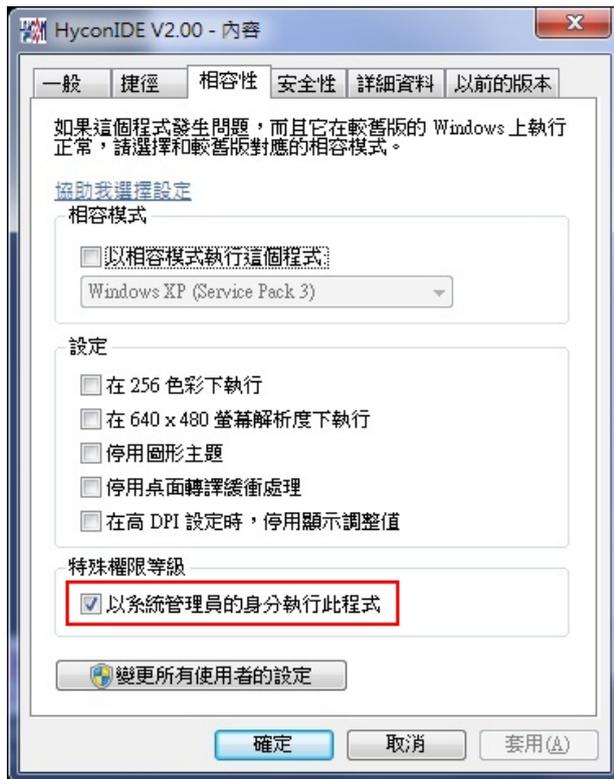
5. 故障排除

5.1 無法使用 Hycon-IDE

如出現下圖



通常在使用 Vista 或 windows 7 上會出現這樣的問題，則必須將 Hycon-IDE.exe 設定成如下圖，以系統管理員的身分執行此程式，這樣將可避免使用遇到相同問題。



6. 修訂記錄

以下描述本文件差異較大的地方，而標點符號與字形的改變不在此描述範圍。

版本	頁次	變更摘要
V01	ALL	初版發行